

日 本 国 特 許 庁
JAPAN PATENT OFFICE

J1050 U.S. PTO
10/050831
01/18/02

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日
Date of Application:

2001年 1月24日

出 願 番 号
Application Number:

特願2001-016185

出 願 人
Applicant(s):

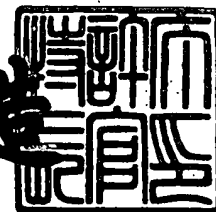
セイコーエプソン株式会社

CERTIFIED COPY OF
PRIORITY DOCUMENT

2001年11月16日

特許庁長官
Commissioner,
Japan Patent Office

及川耕造



【書類名】 特許願

【整理番号】 J0081899

【提出日】 平成13年 1月24日

【あて先】 特許庁長官殿

【国際特許分類】 G02F 1/1333

【発明者】

 【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内

 【氏名】 青木 透

【発明者】

 【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内

 【氏名】 内藤 恵二郎

【特許出願人】

 【識別番号】 000002369

 【氏名又は名称】 セイコーエプソン株式会社

【代理人】

 【識別番号】 100093388

 【弁理士】

 【氏名又は名称】 鈴木 喜三郎

 【連絡先】 0 2 6 6 - 5 2 - 3 1 3 9

【選任した代理人】

 【識別番号】 100095728

 【弁理士】

 【氏名又は名称】 上柳 雅誉

【選任した代理人】

 【識別番号】 100107261

 【弁理士】

 【氏名又は名称】 須澤 修

【手数料の表示】

【予納台帳番号】 013044

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9711684

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 画像処理回路、画像処理方法、電気光学装置、および電子機器

【特許請求の範囲】

【請求項 1】 印加電圧に応じて透過率が変化する電気光学物質を有する予め定められた複数種類の電気光学パネル中から選択した一種類の電気光学パネルと組み合わせて用いる画像処理回路であって、

当該画像処理回路と組み合わせる電気光学パネルの種別を示す制御信号を生成する制御信号生成手段と、

入力画像データをデジタル信号からアナログ信号に変換して画像信号を生成するとともに、前記制御信号に基づいて前記画像信号の信号レベルが変化する範囲を調整する D/A 変換手段と、

前記画像信号に基づいて前記電気光学パネルに供給する出力画像信号を生成する処理手段と

を備えたことを特徴とする画像処理回路。

【請求項 2】 前記処理手段は、

前記画像信号を増幅しつつ、ある電位を基準として予め定められた反転周期で信号極性を反転させて反転画像信号を生成する画像信号反転部と、

前記制御信号に基づいて第 1 基準電圧と第 2 基準電圧とを生成し、前記第 1 基準電圧と前記第 2 基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して基準信号を生成する基準信号生成部と、

前記反転画像信号と前記基準信号とを合成して前記出力画像信号を生成する出力画像信号生成部と

を備えることを特徴とする請求項 1 に記載の画像処理回路。

【請求項 3】 前記基準信号生成部は、

前記電気光学パネルの種類に応じて予め定められた各基準電位より、各最小印加電圧だけ高い各正極性基準電圧と、前記各基準電位を基準として前記各最小印加電圧だけ低い各負極性基準電圧とを生成する電源部と、

前記制御信号に基づいて前記各正極性基準電圧の中から当該画像処理回路と組

み合わせて用いる前記電気光学パネルに対応する電圧を選択して前記第 1 基準電圧を生成するとともに、前記制御信号に基づいて前記各負極性基準電圧の中から当該画像処理回路と組み合わせて用いる前記電気光学パネルに対応した電圧を選択して前記第 2 基準電圧を生成する第 1 選択部と、

前記第 1 基準電圧と前記第 2 基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して前記基準信号を生成する第 2 選択部とを備え

前記各最小印加電圧は、前記各電気光学パネル毎に特定され、画像表示に使用する前記透過率の範囲を得るために前記電気光学物質に印加する必要がある最も低い各印加電圧である

ことを特徴とする請求項 2 に記載の画像処理回路。

【請求項 4】 前記最小印加電圧は、前記電気光学物質の飽和透過率に対応する電圧であることを特徴とする請求項 3 に記載の画像処理回路。

【請求項 5】 前記電源部は、前記電気光学パネルの種類に応じて予め定められた各基準電位より各最大印加電圧だけ高い各第 1 電圧を生成する第 1 電圧源と、

前記各基準電位を基準として各最大印加電圧だけ低い各第 2 電圧とを生成する第 2 電圧源と、

前記各第 1 電圧から前記電気光学パネルの種類に応じて予め定められた各変化電圧を減算して前記各正極性基準電圧を生成する減算部と、

前記各第 2 電圧に前記各変化電圧を加算して前記各負極性基準電圧を生成する加算部とを備え、

前記各最大印加電圧は、前記電気光学パネルの種類に応じて画像表示に使用する各透過率範囲を得るために前記電気光学物質に印加する必要がある最も高い各印加電圧であること

を特徴とする請求項 3 に記載の画像処理回路。

【請求項 6】 印加電圧に応じて透過率が変化する電気光学物質を有する電気光学パネルと組み合わせて用いる画像処理回路であって、

入力画像データの種別を示す制御信号を生成する制御信号生成手段と、

前記制御信号に基づいて、前記入力画像データの各データ値を予め対応付けら

れた各データ値に変換して変換画像データを生成するデータ変換手段と、

前記変換画像データをデジタル信号からアナログ信号に変換して画像信号を生成するとともに、前記制御信号に基づいて前記画像信号の信号レベルが変化する範囲を調整するD/A変換器と、

前記画像信号に基づいて前記電気光学パネルに供給する出力画像信号を生成する処理手段と

を備えたことを特徴とする画像処理回路。

【請求項7】 前記処理手段は、

前記画像信号を増幅しつつ、ある電位を基準として予め定められた反転周期で信号極性を反転させて反転画像信号を生成する画像信号反転部と、

前記制御信号に基づいて前記入力画像データの種別に応じた電圧値を取る第1基準電圧および第2基準電圧を各々生成し、前記第1基準電圧と前記第2基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して基準信号を生成する基準信号生成部と、

前記反転画像信号と前記基準信号とを合成して前記出力画像信号を生成する出力画像信号生成部と

を備えることを特徴とする請求項6に記載の画像処理回路。

【請求項8】 前記基準信号生成部は、

前記入力画像データの種別に応じて予め定められた各基準電位より各最小印加電圧だけ高い各正極性基準電圧と、前記各基準電位より前記各最小印加電圧だけ低い各負極性基準電圧とを生成する電源部と、

前記制御信号に基づいて前記各正極性基準電圧の中から前記入力画像データの種別に対応する電圧を選択して前記第1基準電圧を生成するとともに、前記制御信号に基づいて前記各負極性基準電圧の中から前記入力画像データの種別に対応する電圧を選択して前記第2基準電圧を生成する第1選択部と、

前記第1基準電圧と前記第2基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して前記基準信号を生成する第2選択部とを備え、

前記各最小印加電圧は、前記入力画像データの種別毎に画像表示に使用する各透過率範囲を得るために前記電気光学物質に印加する必要がある最も低い各印加

電圧であること

を備えることを特徴とする請求項 7 に記載の画像処理回路。

【請求項 9】 前記電源部は、前記入力画像データの種別に応じて予め定められた各基準電位より各最大印加電圧だけ高い各第 1 電圧を生成する第 1 電圧源と、

前記各基準電位を基準として各最大印加電圧だけ低い各第 2 電圧とを生成する第 2 電圧源と、

前記各第 1 電圧から前記入力画像データの種別に応じて予め定められた各変化電圧を減算して前記各正極性基準電圧を生成する減算部と、

前記各第 2 電圧に前記各変化電圧を加算して前記各負極性基準電圧を生成する加算部とを備え、

前記各最大印加電圧は、前記入力画像データの種別毎に画像表示に使用する各透過率範囲を得るために前記電気光学物質に印加する必要がある最も高い各印加電圧であること

を特徴とする請求項 8 に記載の画像処理回路。

【請求項 10】 前記制御信号は、前記入力画像データがコンピュータグラフィックスに基づくものであるか、映像信号に基づくものであるかを示すことを特徴とする請求項 8 に記載の画像処理回路。

【請求項 11】 前記入力画像データは、その垂直ブランキング期間を示す垂直同期信号とともに外部から供給され、

前記制御信号生成手段は、垂直同期信号の周期を検出し、検出結果に基づいて前記制御信号を生成する

ことを特徴とする請求項 10 に記載の画像処理回路。

【請求項 12】 印加電圧に応じて透過率が変化する電気光学物質を有する電気光学パネルと組み合わせて用いる画像処理回路であって、

入力画像データに基づいて画像の階調平均値を算出し、前記階調平均値を示す平均値信号を生成する平均値生成手段と、

前記平均値信号に基づいて、前記階調平均値に応じた変換規則に従って前記入力画像データを変換画像データに変換するデータ変換手段と、

前記変換データをデジタル信号からアナログ信号に変換して画像信号を生成するD/A変換器と、

前記画像信号に基づいて前記電気光学パネルに供給する出力画像信号を生成する処理手段と

を備えたことを特徴とする画像処理回路。

【請求項13】 前記平均値生成手段は、一画面の入力画像データに基づいて画像の階調平均値を算出することを特徴とする請求項12に記載の画像処理回路。

【請求項14】 前記処理手段は、

前記画像信号を増幅しつつ、ある電位を基準として予め定められた反転周期で信号極性を反転させて反転画像信号を生成する画像信号反転部と、

前記平均値信号に基づいて前記階調平均値に応じた電圧値を取る第1基準電圧および第2基準電圧を各々生成し、前記第1基準電圧と前記第2基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して基準信号を生成する基準信号生成部と、

前記反転画像信号と前記基準信号とを合成して前記出力画像信号を生成する出力画像信号生成部と

を備えることを特徴とする請求項12に記載の画像処理回路。

【請求項15】 前記基準信号生成部は、

前記平均値信号に基づいて、前記階調平均値に応じた規則に従って前記電気光学物質に印加する最小印加電圧を生成する最小印加電圧生成部と、

予め定められた基準電位に前記最小印加電圧を加算して前記第1基準電圧を生成するとともに、前記基準電位から前記最小印加電圧を減算して前記第2基準電圧を生成する基準電圧生成部と、

前記第1基準電圧と前記第2基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して前記基準信号を生成する選択部と

を備えることを特徴とする請求項14に記載の画像処理回路。

【請求項16】 印加電圧に応じて透過率が変化する電気光学物質を有する予め定められた複数種類の電気光学パネル中から選択した一種類の電気光学パネ

ルに供給すべき出力画像信号を生成する画像処理方法であって、

入力画像データをデジタル信号からアナログ信号に変換して画像信号を生成するとともに、前記電気光学パネルの種別に応じて前記画像信号の信号レベルが変化する範囲を調整し、

前記画像信号を増幅しつつ、ある電位を基準として予め定められた反転周期で信号極性を反転させて反転画像信号を生成し、

前記電気光学パネルの種類に応じて予め定められた基準電位を基準として前記電気光学パネルの種類に応じて予め定められた最小印加電圧だけ高い正極性基準電圧と、前記基準電位を基準として前記最小印加電圧だけ低い負極性基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して基準信号を生成し、

前記反転画像信号と前記基準信号とを合成して前記出力画像信号を生成し、

前記最小印加電圧は、前記各電気光学パネル毎に特定され、画像表示に使用する前記透過率の範囲を得るために前記電気光学物質に印加する必要がある最も低い印加電圧である

ことを特徴とする画像処理方法。

【請求項 17】 印加電圧に応じて透過率が変化する電気光学物質を有する電気光学パネルに供給すべき出力画像信号を生成する画像処理方法であって、

入力画像データの種別に応じた変換規則に従って、前記入力画像データを変換画像データに変換し、

前記変換画像データをデジタル信号からアナログ信号に変換して画像信号を生成し、

前記画像信号を増幅しつつ、ある電位を基準として予め定められた反転周期で信号極性を反転させて反転画像信号を生成し、

前記入力画像データの種別に応じて予め定められた基準電位を基準として前記入力画像データの種別に応じて予め定められた最小印加電圧だけ高い正極性基準電圧と、前記基準電位を基準として前記最小印加電圧だけ低い負極性基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して基準信号を生成し、

前記反転画像信号と前記基準信号とを合成して前記出力画像信号を生成し、

前記最小印加電圧は、前記入力画像データの種別毎に特定され、画像表示に使

用する前記透過率の範囲を得るために前記電気光学物質に印加する必要がある最も低い印加電圧である

ことを特徴とする画像処理方法。

【請求項18】 印加電圧に応じて透過率が変化する電気光学物質を有する電気光学パネルに供給すべき出力画像信号を生成する画像処理方法であって、

入力画像データに基づいて画像の階調平均値を算出し、

前記階調平均値に応じた変換規則に従って前記入力画像データを変換画像データに変換し、

前記変換データをデジタル信号からアナログ信号に変換して画像信号を生成し

前記画像信号を増幅しつつ、ある電位を基準として予め定められた反転周期で信号極性を反転させて反転画像信号を生成し、

予め定められた基準電位を基準として前記平均階調値に応じて予め定められた最小印加電圧だけ高い正極性基準電圧と、前記基準電位を基準として前記最小印加電圧だけ低い負極性基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して基準信号を生成し、

前記反転画像信号と前記基準信号とを合成して前記出力画像信号を生成し、

前記最小印加電圧は、前記平均階調値毎に特定され、画像表示に使用する前記透過率の範囲を得るために前記電気光学物質に印加する必要がある最も低い印加電圧である

ことを特徴とする画像処理方法。

【請求項19】 印加電圧に応じて透過率が変化する電気光学物質を有する電気光学パネルと、

請求項1乃至15のうちいずれか1項に記載した画像処理回路と、

前記出力画像信号が供給されるとともに、印加電圧に応じて透過率が変化する電気光学物質を有する電気光学パネルと

を備えたことを特徴とする電気光学装置。

【請求項20】 前記電気光学パネルは、
複数のデータ線と、複数の走査線と、前記データ線と前記走査線との交差に対

応したスイッチング素子と、前記スイッチング素子に接続される画素電極とを備えた素子基板と、

対向電極が形成された対向基板と、

前記素子基板と前記対向基板とに挟持される電気光学物質とを備え、

前記基準電位は前記対向電極の電位であり、前記出力画像信号は前記各データ線に順次供給される

ことを特徴とする請求項 1 9 に記載の電気光学装置。

【請求項 2 1】 請求項 1 9 に記載の電気光学装置を備えたことを特徴とする電子機器。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、印加電圧に応じて透過率が変化する電気光学物質を有する電気光学装置に用いて好適な画像処理回路および画像処理方法、これを用いた電気光学装置、ならびに電子機器に関する。

【0 0 0 2】

【従来の技術】

従来の電気光学装置、例えば、アクティブマトリクス型の液晶表示装置について、図 2 7 を参照して説明する。図に示されるように、従来の液晶表示装置は、液晶表示パネル 1 0 0 と、タイミング回路 2 0 0 と、画像信号処理回路 3 0 0 とから構成される。

【0 0 0 3】

まず、液晶表示パネル 1 0 0 は、素子基板と対向基板との間に液晶を挟持して構成されている。素子基板には、複数のデータ線と複数の走査線が形成されており、それらの交差に対応してスイッチング素子として機能する薄膜トランジスタ (Thin Film Transistor: 以下 T F T と称する。) が設けられている。液晶は印加電圧に応じて透過率が変化する性質があるので、この T F T のオン・オフを制御することによって、所望の階調を表示することが可能となる。

【0 0 0 4】

次に、タイミング回路 2 0 0 は、各部で使用されるタイミング信号を出力するものである。また、画像信号処理回路 3 0 0 の D/A 変換回路 3 0 1' は外部機器から供給される入力画像データ D をデジタル信号からアナログ信号に変換して画像信号 VID として出力する。さらに相展開回路 3 0 2' は、一系統の画像信号 VID を入力すると、これを N 相（図においては $N = 6$ ）の相展開画像信号に展開して出力するものである。ここで、画像信号を N 相に展開する理由は、TFT に供給される画像信号の印加時間を長くして、データ線に供給されるデータ信号のサンプリング時間および充放電時間を十分に確保するためである。

【0005】

増幅・反転回路 3 0 3' は、相展開画像信号を以下の条件で極性反転させ、液晶表示パネル 1 0 0 の V-T 特性（印加電圧に対する透過率の特性）に応じて振幅レベルを調整した出力相展開画像信号 VID1~VID6 を液晶表示パネル 1 0 0 に供給するものである。ここで極性反転とは、出力相展開画像信号の振幅中心電位を基準電位として、その電圧レベルを交互に反転させることをいう。

【0006】

このような液晶表示装置の表示性能の表す指標としては、コントラスト比や 1 階調当たりの透過率変化量等がある。コントラスト比は液晶の最大透過率を最小透過率で除算した値である。コントラスト比が大きい程、表示画像にメリハリを持たせることができる。また、1 階調当たりの透過率変化量が小さい程、高精細な表示が可能となる。

【発明が解決しようとする課題】

しかしながら、従来の画像信号処理回路 3 0 0 は、入力画像データ D の各データ値と出力相展開画像信号 VID1~VID6 の信号レベルの関係が 1 対 1 に定まっていることに起因して、以下の問題があった。

【0007】

まず、従来の画像信号処理回路 3 0 0 は、特定の液晶表示パネル 1 0 0 と組み合わせることを前提としており、V-T 特性が異なる他の液晶表示パネルに用いると量子化誤差が大きくなり、高精細な画像を表示できないといった問題があった。

【0008】

例えば、入力画像データDのビット数が10ビットであり液晶表示パネル100のV-T特性が図28(a)に示すものであり、くわえて、画像信号処理回路300は、コントラスト比が最大となり、かつ、1階調当たりの透過率変化量が最小となるように出力相展開画像信号VID1~VID6を生成するものとする。

【0009】

このV-T特性では、印加電圧Vw1~Vb1の範囲において透過率が急峻に変化し、印加電圧がVw1以下またはVb1以上において透過率が飽和している。ここで、画像信号処理回路300は、コントラスト比を最大とし、かつ、1階調当たりの透過率変化量を最小するために、入力画像データ値が“0”から“1023”まで変化したとき、液晶への印加電圧をVb1からVw1まで変化させるように出力相展開画像信号VID1~VID6を生成する。この場合、1ビット当たりの透過率の変化量は $90/1024$ となる。

【0010】

次に、同図(a)に示すV-T特性を有する液晶表示パネル100の替わりに同図(b)に示すV-T特性を有する液晶表示パネル100を、画像信号処理回路300と組み合わせて使用する場合について検討する。同図(b)に示すV-T特性は加電圧Vw2~Vb2の範囲で透過率が急峻に変化する。しかし、画像信号処理回路300は、入力画像データ値が“0”から“1023”まで変化したとき、液晶への印加電圧をVb1からVw1まで変化させるように調整されている。このため、入力画像データ値が“170”のとき液晶への印加電圧がVb2となる一方、入力画像データ値が“853”のとき液晶への印加電圧がVw2となる。このV-T特性において、透過率は、印加電圧がVw2以下およびVb2以上において飽和しているから、そのような範囲で印加電圧を変化させても透過率は変化しない。すなわち、入力画像データ値が“170”から“853”の範囲内が透過率を変化させる有効範囲となる。この場合、1ビット当たりの透過率の変化量は $90/683$ となる。したがって、同図(b)に示すV-T特性を有する液晶表示パネル100と画像信号処理回路300とを組み合わせると、同図(a)に示すV-T特性を有する液晶表示パネル100と組み合わせした場合と

比較して、1ビット当たりの透過率の変化量が約3/2倍になり、量子化誤差が大きくなり、高精細な画像を表示することができないといった問題がある。換言すれば、従来の画像信号処理回路300は、単一の液晶表示パネルと組み合わせるしかなく、汎用性に欠けるといった不都合があった。

【0011】

また、外部から供給される入力画像データDとしては、コンピュータによってデジタル的に生成されたいわゆるコンピュータグラフィックスをソースとするものもあれば、ビデオカメラによって撮像された映像信号をA/D変換して得たものがソースとなっている場合もある。ソースがコンピュータグラフィックスである場合には、一般に、輝度レベルが高く中間調表示が少ないことが多い。一方、ソースが映像信号である場合には、一般に、中間調表示が多い。このように入力画像データDは、その種別、すなわち、それがどのようなソースに基づいて生成されたものであるかによって取り得るデータ値に偏りがある。

【0012】

しかしながら、従来の画像信号処理回路300では入力画像データDの種別に応じた処理は行われておらず、画一的な処理となっていたため、入力画像データDの性質に応じた高精細な表示を行うことができないといった問題があった。

【0013】

さらに、入力画像データDが映像信号に基づくものである場合には、撮影の状況によって入力画像データDが取り得るデータ値に偏りが生じる。例えば、日中の浜辺のシーンではデータ値が高輝度に偏り、室内のシーンでは中間調に偏り、さらに、夜道のシーンではデータ値が低輝度に偏る。

【0014】

しかしながら、従来の画像信号処理回路300では入力画像データDのデータ値に応じた処理は行われておらず、画一的な処理となっていたため、入力画像データDのデータ値に応じた高精細な表示を行うことができないといった問題があった。

【0015】

本発明は上述した事情に鑑みてなされたものであり、汎用性が高く高精細な画

像表示が可能な画像処理回路、画像処理方法、電気光学装置、および電子機器を提供することを目的とする。

【0016】

【課題を解決するための手段】

上記目的を達成するために本発明の画像処理回路にあっては、印加電圧に応じて透過率が変化する電気光学物質を有する予め定められた複数種類の電気光学パネル中から選択した一種類の電気光学パネルと組み合わせて用いるものであって、当該画像処理回路と組み合わせる電気光学パネルの種別を示す制御信号を生成する制御信号生成手段と、入力画像データをデジタル信号からアナログ信号に変換して画像信号を生成するとともに、前記制御信号に基づいて前記画像信号の信号レベルが変化する範囲を調整するD/A変換手段と、前記画像信号に基づいて前記電気光学パネルに供給する出力画像信号を生成する処理手段とを備えたことを特徴とする。

【0017】

電気光学物質の透過率は印加電圧によって定まり、また、透過率はある印加電圧で飽和する。したがって、コントラスト比を最大にし、かつ、1階調当たりの透過率の変化量を最小にするためには、透過率が最大となる印加電圧から透過率が最小になる印加電圧の範囲に入力画像データの各データ値を割り当てることが必要となる。この発明によれば、画像信号の信号レベルが変化する範囲を電気光学パネルの種別に応じて調整することができるから、各種のV-T特性（印加電圧に対する透過率特性）に合わせて電気光学物質に印加する印加電圧範囲を調整することができる。この結果、画像処理回路を各種の電気光学パネルと組み合わせて使用しても、高コントラストでかつ高精細な画像表示ができ、パネルの性能を常に最大限に引き出すことができる。

【0018】

また、上述した画像処理回路において、前記処理手段は、前記画像信号を増幅しつつ、ある電位を基準として予め定められた反転周期で信号極性を反転させて反転画像信号を生成する画像信号反転部と、前記制御信号に基づいて第1基準電圧と第2基準電圧とを生成し、前記第1基準電圧と前記第2基準電圧とのうちの

ずれか一方を、前記反転周期で交互に選択して基準信号を生成する基準信号生成部と、前記反転画像信号と前記基準信号とを合成して前記出力画像信号を生成する出力画像信号生成部とを備えることが望ましい。この発明によれば、電気光学パネルの種別に応じて第1基準電圧と第2基準電圧とを生成することができるから、組み合わせて用いる電気光学パネルのV-T特性に合わせて、出力画像信号を生成することが可能となる。くわえて、電気光学物質を挟持する一方の電極に基準電位を給電し、他方の電極に出力画像信号を給電すれば、電気光学物質に印加する印加電圧の極性を反転させることが可能となる。

【0019】

ここで、前記基準信号生成部は、前記電気光学パネルの種類に応じて予め定められた各基準電位より、各最小印加電圧だけ高い各正極性基準電圧と、前記各基準電位を基準として前記各最小印加電圧だけ低い各負極性基準電圧とを生成する電源部と、前記制御信号に基づいて前記各正極性基準電圧の中から当該画像処理回路と組み合わせて用いる前記電気光学パネルに対応する電圧を選択して前記第1基準電圧を生成するとともに、前記制御信号に基づいて前記各負極性基準電圧の中から当該画像処理回路と組み合わせて用いる前記電気光学パネルに対応した電圧を選択して前記第2基準電圧を生成する第1選択部と、前記第1基準電圧と前記第2基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して前記基準信号を生成する第2選択部とを備え、前記各最小印加電圧は、前記各電気光学パネル毎に特定され、画像表示に使用する前記透過率の範囲を得るために前記電気光学物質に印加する必要がある最も低い各印加電圧であることが望ましい。くわえて、前記最小印加電圧は、前記電気光学物質の飽和透過率に対応する電圧であることが好ましい。

【0020】

さらに、前記基準信号生成部に用いる前記電源部は、前記電気光学パネルの種類に応じて予め定められた各基準電位より各最大印加電圧だけ高い各第1電圧を生成する第1電圧源と、前記各基準電位を基準として各最大印加電圧だけ低い各第2電圧とを生成する第2電圧源と、前記各第1電圧から前記電気光学パネルの種類に応じて予め定められた各変化電圧を減算して前記各正極性基準電圧を生成

する減算部と、前記各第 2 電圧に前記各変化電圧を加算して前記各負極性基準電圧を生成する加算部とを備え、前記各最大印加電圧は、前記電気光学パネルの種類に応じて画像表示に使用する各透過率範囲を得るために前記電気光学物質に印加する必要がある最も高い各印加電圧であってもよい。この発明によれば、電気光学パネルがノーマリホワイトモードで動作するとすれば、交流駆動を考慮して黒レベルに対応する正側の第 1 電圧と負側の第 2 電圧とをまず生成し、次に、変化電圧を減算・加算して正極性基準電圧と負極性基準電圧とを求める。

【 0 0 2 1 】

次に、本発明に係る画像処理回路にあっては、印加電圧に応じて透過率が変化する電気光学物質を有する電気光学パネルと組み合わせて用いるものであって、入力画像データの種別を示す制御信号を生成する制御信号生成手段と、前記制御信号に基づいて、前記入力画像データの各データ値を予め対応付けられた各データ値に変換して変換画像データを生成するデータ変換手段と、前記変換画像データをデジタル信号からアナログ信号に変換して画像信号を生成するとともに、前記制御信号に基づいて前記画像信号の信号レベルが変化する範囲を調整する D/A 変換器と、前記画像信号に基づいて前記電気光学パネルに供給する出力画像信号を生成する処理手段とを備えたことを特徴とする。

【 0 0 2 2 】

入力画像データは、その種別に応じて各データ値の発生頻度に偏りがある。このことは、入力画像データの種別に応じて制御すべき電気光学物質の透過率に偏りがあることを意味する。この発明によれば、入力画像データの種別に応じて変換画像データを生成する一方、画像信号の信号レベルが変化する範囲を入力画像データの種別に応じて調整することができるから、入力画像データの種別に応じて、その各データ値を割り当てる印加電圧範囲を変更することができる。これにより、高精細な画像を表示させることが可能となる。

【 0 0 2 3 】

ここで、前記処理手段は、前記画像信号を増幅しつつ、ある電位を基準として予め定められた反転周期で信号極性を反転させて反転画像信号を生成する画像信号反転部と、前記制御信号に基づいて前記入力画像データの種別に応じた電圧値

を取る第1基準電圧および第2基準電圧を各々生成し、前記第1基準電圧と前記第2基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して基準信号を生成する基準信号生成部と前記反転画像信号と前記基準信号とを合成して前記出力画像信号を生成する出力画像信号生成部とを備えることが望ましい。この発明によれば、入力画像データの種別に応じて第1基準電圧と第2基準電圧とを生成することができるから、種別によって異なる各データ値の発生頻度に合わせて、出力画像信号を生成することが可能となる。くわえて、電気光学物質を挟持する一方の電極に基準電位を給電し、他方の電極に出力画像信号を給電すれば、電気光学物質に印加する印加電圧の極性を反転させることができ、電気光学物質を交流駆動できる。

【0024】

また、前記基準信号生成部は、前記入力画像データの種別に応じて予め定められた各基準電位より各最小印加電圧だけ高い各正極性基準電圧と、前記各基準電位より前記各最小印加電圧だけ低い各負極性基準電圧とを生成する電源部と、前記制御信号に基づいて前記各正極性基準電圧の中から前記入力画像データの種別に対応する電圧を選択して前記第1基準電圧を生成するとともに、前記制御信号に基づいて前記各負極性基準電圧の中から前記入力画像データの種別に対応する電圧を選択して前記第2基準電圧を生成する第1選択部と、前記第1基準電圧と前記第2基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して前記基準信号を生成する第2選択部とを備え、前記各最小印加電圧は、前記入力画像データの種別毎に画像表示に使用する各透過率範囲を得るために前記電気光学物質に印加する必要がある最も低い各印加電圧であることが好ましい。

【0025】

ここで、前記基準信号生成部の前記電源部は、前記入力画像データの種別に応じて予め定められた各基準電位より各最大印加電圧だけ高い各第1電圧を生成する第1電圧源と、前記各基準電位を基準として各最大印加電圧だけ低い各第2電圧とを生成する第2電圧源と、前記各第1電圧から前記入力画像データの種別に応じて予め定められた各変化電圧を減算して前記各正極性基準電圧を生成する減算部と、前記各第2電圧に前記各変化電圧を加算して前記各負極性基準電圧を生

成する加算部とを備え、前記各最大印加電圧は、前記入力画像データの種別毎に画像表示に使用する各透過率範囲を得るために前記電気光学物質に印加する必要がある最も高い各印加電圧であることが望ましい。この発明によれば、電気光学パネルがノーマリホワイトモードで動作するとすれば、交流駆動を考慮して黒レベルに対応する正側の第 1 電圧と負側の第 2 電圧とをまず生成し、次に、変化電圧を減算・加算して正極性基準電圧と負極性基準電圧とを求める。

【 0 0 2 6 】

また、前記制御信号は、前記入力画像データがコンピュータグラフィックスに基づくものであるか、映像信号に基づくものであるかを示すものであってもよい。コンピュータグラフィックスをソースとする場合には、入力画像データ値の発生頻度は高輝度に偏る一方、映像信号をソースとする場合には入力画像データ値の発生頻度は中間調に偏ることになる。

【 0 0 2 7 】

また、前記入力画像データは、その垂直ブランキング期間を示す垂直同期信号とともに外部から供給され、前記制御信号生成手段は、垂直同期信号の周期を検出し、検出結果に基づいて前記制御信号を生成することが好ましい。コンピュータグラフィックスは映像信号と比較してフィールド周波数が高いことが一般的であるから、垂直同期信号の周期に基づいて入力画像データの種別を判別することができる。

【 0 0 2 8 】

次に、本発明に係る画像処理回路は、印加電圧に応じて透過率が変化する電気光学物質を有する電気光学パネルと組み合わせて用いるものであって、入力画像データに基づいて画像の階調平均値を算出し、前記階調平均値を示す平均値信号を生成する平均値生成手段と、前記平均値信号に基づいて、前記階調平均値に応じた変換規則に従って前記入力画像データを変換画像データに変換するデータ変換手段と、前記変換データをデジタル信号からアナログ信号に変換して画像信号を生成する D/A 変換器と、前記画像信号に基づいて前記電気光学パネルに供給する出力画像信号を生成する処理手段とを備えたことを特徴とする。

【 0 0 2 9 】

撮像された映像は一画面の中でも明るい部分と暗い部分があるが、一画面を構成する各画素の階調は最高輝度（飽和白）から最低輝度（飽和黒）まで分布しているのではなく、一画面の平均階調を中心とする所定範囲に分布している。この発明によれば、画像の階調平均値に応じて変換画像データを生成し、これをD/A変換して画像信号を生成するから、画像の階調平均値に応じて、その各データ値を割り当てる印加電圧範囲を変更することができる。これにより、高精細な画像を表示させることが可能となる。

【0030】

ここで、前記平均値生成手段は、一画面の入力画像データに基づいて画像の階調平均値を算出することが好ましい。

【0031】

また、前記処理手段は、前記画像信号を増幅しつつ、ある電位を基準として予め定められた反転周期で信号極性を反転させて反転画像信号を生成する画像信号反転部と、前記平均値信号に基づいて前記階調平均値に応じた電圧値を取る第1基準電圧および第2基準電圧を各々生成し、前記第1基準電圧と前記第2基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して基準信号を生成する基準信号生成部と、前記反転画像信号と前記基準信号とを合成して前記出力画像信号を生成する出力画像信号生成部とを備えることが好ましい。

【0032】

この発明によれば、画像の階調平均値に応じて第1基準電圧と第2基準電圧とを生成することができるから、階調平均値によって異なる各データ値の発生頻度に合わせて、出力画像信号を生成することが可能となる。くわえて、電気光学物質を挟持する一方の電極に基準電位を給電し、他方の電極に出力画像信号を給電すれば、電気光学物質に印加する印加電圧の極性を反転させることができ、電気光学物質を交流駆動できる。

【0033】

くわえて、前記基準信号生成部は、前記平均値信号に基づいて、前記階調平均値に応じた規則に従って前記電気光学物質に印加する最小印加電圧を生成する最小印加電圧生成部と、予め定められた基準電位に前記最小印加電圧を加算して前

記第 1 基準電圧を生成するとともに、前記基準電位から前記最小印加電圧を減算して前記第 2 基準電圧を生成する基準電圧生成部と、前記第 1 基準電圧と前記第 2 基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して前記基準信号を生成する選択部とを備えることが好ましい。

【 0 0 3 4 】

次に、本発明に係る画像処理方法にあつては、印加電圧に応じて透過率が変化する電気光学物質を有する予め定められた複数種類の電気光学パネル中から選択した一種類の電気光学パネルに供給すべき出力画像信号を生成するものであつて、入力画像データをデジタル信号からアナログ信号に変換して画像信号を生成するとともに、前記電気光学パネルの種別に応じて前記画像信号の信号レベルが変化する範囲を調整し、前記画像信号を増幅しつつ、ある電位を基準として予め定められた反転周期で信号極性を反転させて反転画像信号を生成し、前記電気光学パネルの種類に応じて予め定められた基準電位を基準として前記電気光学パネルの種類に応じて予め定められた最小印加電圧だけ高い正極性基準電圧と、前記基準電位を基準として前記最小印加電圧だけ低い負極性基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して基準信号を生成し、前記反転画像信号と前記基準信号とを合成して前記出力画像信号を生成し、前記最小印加電圧は、前記各電気光学パネル毎に特定され、画像表示に使用する前記透過率の範囲を得るために前記電気光学物質に印加する必要がある最も低い印加電圧であることを特徴とする。

【 0 0 3 5 】

この発明によれば、電気光学パネルの種別に応じて画像信号の信号レベルが変化する範囲を調整することができ、かつ、電気光学パネルの種別に応じて基準信号の正極性レベルと負極性レベルとを決めることができるから、組み合わせて用いる電気光学パネルの V-T 特性に合わせて、出力画像信号を生成することが可能となる。くわえて、電気光学物質を挟持する一方の電極に基準電位を給電し、他方の電極に出力画像信号を給電すれば、電気光学物質に印加する印加電圧の極性を反転させることが可能となる。

【 0 0 3 6 】

また、本発明に係る画像処理方法にあつては、印加電圧に応じて透過率が変化する電気光学物質を有する電気光学パネルに供給すべき出力画像信号を生成するものであつて、入力画像データの種別に応じた変換規則に従つて、前記入力画像データを変換画像データに変換し、前記変換画像データをデジタル信号からアナログ信号に変換して画像信号を生成し、前記画像信号を増幅しつつ、ある電位を基準として予め定められた反転周期で信号極性を反転させて反転画像信号を生成し、前記入力画像データの種別に応じて予め定められた基準電位を基準として前記入力画像データの種別に応じて予め定められた最小印加電圧だけ高い正極性基準電圧と、前記基準電位を基準として前記最小印加電圧だけ低い負極性基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して基準信号を生成し、前記反転画像信号と前記基準信号とを合成して前記出力画像信号を生成し、前記最小印加電圧は、前記入力画像データの種別毎に特定され、画像表示に使用する前記透過率の範囲を得るために前記電気光学物質に印加する必要がある最も低い印加電圧であることを特徴とする。

【 0 0 3 7 】

この発明によれば、入力画像データの種別に応じて画像信号の信号レベルが変化する範囲を調整することができ、かつ、入力画像データの種別に応じて基準信号の正極性レベルと負極性レベルとを決めることができるから、入力画像データの種別に応じて使用するV-T特性の範囲を変更できるように、出力画像信号を生成することが可能となる。これにより、高精細な画像表示が可能となる。くわえて、電気光学物質を挟持する一方の電極に基準電位を給電し、他方の電極に出力画像信号を給電すれば、電気光学物質に印加する印加電圧の極性を反転させることが可能となる。

【 0 0 3 8 】

また、本発明の画像処理方法は、印加電圧に応じて透過率が変化する電気光学物質を有する電気光学パネルに供給すべき出力画像信号を生成するものであつて、入力画像データに基づいて画像の階調平均値を算出し、前記階調平均値に応じた変換規則に従つて前記入力画像データを変換画像データに変換し、前記変換データをデジタル信号からアナログ信号に変換して画像信号を生成し、前記画像信

号を増幅しつつ、ある電位を基準として予め定められた反転周期で信号極性を反転させて反転画像信号を生成し、予め定められた基準電位を基準として前記平均階調値に応じて予め定められた最小印加電圧だけ高い正極性基準電圧と、前記基準電位を基準として前記最小印加電圧だけ低い負極性基準電圧とのうちいずれか一方を、前記反転周期で交互に選択して基準信号を生成し、前記反転画像信号と前記基準信号とを合成して前記出力画像信号を生成し、前記最小印加電圧は、前記平均階調値毎に特定され、画像表示に使用する前記透過率の範囲を得るために前記電気光学物質に印加する必要がある最も低い印加電圧であることを特徴とする。

【0039】

この発明によれば、画像の階調平均値に応じて画像信号の信号レベルが変化する範囲を調整することができ、かつ、画像の階調平均値に応じて基準信号の正極性レベルと負極性レベルとを決めることができるから、画像の階調平均値に応じて使用するV-T特性の範囲を変更できるように、出力画像信号を生成することが可能となる。これにより、高精細な画像表示が可能となる。くわえて、電気光学物質を挟持する一方の電極に基準電位を給電し、他方の電極に出力画像信号を給電すれば、電気光学物質に印加する印加電圧の極性を反転させることが可能となる。

【0040】

次に、本発明に係る電気光学装置にあっては、上述した画像処理回路と、前記出力画像信号が供給されるとともに、印加電圧に応じて透過率が変化する電気光学物質を有する電気光学パネルとを備えたことを特徴とする。

【0041】

ここで、前記電気光学パネルは、複数のデータ線と、複数の走査線と、前記データ線と前記走査線との交差に対応したスイッチング素子と、前記スイッチング素子に接続される画素電極とを備えた素子基板と、対向電極が形成された対向基板と、前記素子基板と前記対向基板とに挟持される電気光学物質とを備え、前記基準電位は前記対向電極の電位であり、前記出力画像信号は前記各データ線に順次供給されることが好ましい。

【 0 0 4 2 】

次に、本発明に係る電子機器は、上述した電気光学装置を備えたことを特徴としており、例えば、ビデオプロジェクタ、ノート型パーソナルコンピュータ、携帯電話機等が該当する。

【 0 0 4 3 】

【発明の実施の形態】

以下、本発明の実施形態について図面を参照して説明する。

< 1. 第 1 実施形態 >

< 1 - 1 : 液晶表示装置の概要 >

まず、電気光学装置の一例として、第 1 実施形態に係るアクティブ・マトリクス型の液晶表示装置について説明する。

【 0 0 4 4 】

図 1 は、この液晶表示装置の全体構成を示すブロック図である。本実施形態に係る液晶表示装置は、液晶表示パネル 1 0 0 A、制御回路 2 0 0 A、および画像信号処理回路 3 0 0 A を備えている。また、この液晶表示装置は、液晶表示パネル 1 0 0 A の代わりに他の液晶表示パネルと組み合わせて使用できるようになっている。パネルの種別数に制限はないが、この例では、液晶表示パネル 1 0 0 A の他にこれと異なる V-T 特性を有する液晶表示パネル 1 0 0 B を使用できるものとする。以下の説明では、液晶表示パネル 1 0 0 A の V-T 特性を第 1 V-T 特性と、液晶表示パネル 1 0 0 B の V-T 特性を第 2 V-T 特性と称することにする。

【 0 0 4 5 】

図 2 (a) に第 1 V-T 特性を示すとともに図 2 (b) に第 2 V-T 特性を示す。ここで、階調表示に用いる透過率の範囲は、図示する T_a 、 T_b の範囲であり、それらに対応する印加電圧の範囲（変化電圧）は V_a 、 V_b である。透過率範囲 T_a 、 T_b を印加電圧に対する透過率が急峻に変化する範囲に設定したのは、高コントラストを得るためである。なお、この例の液晶表示パネル 1 0 0 A および 1 0 0 B は図 2 (a) , (b) に示すように印加電圧が低いときに透過率が高くなるノーマリーホワイトモードで動作するが、印加電圧が低いときに透過率

が低くなるノーマリーブラックモードで動作するものを用いてもよいことは勿論である。

【0046】

<1-2：液晶表示パネル>

次に、液晶表示パネル100Aについて説明する。図3は液晶表示パネル100Aの構成を示すブロック図である。なお、液晶表示パネル100BはV-T特性を除いて液晶表示パネル100Aと同様に構成されているので、その説明を省略する。この液晶表示パネル100Aは、素子基板と対向基板とが間隙をもって対向し、この間隙に液晶が封入された構成となっている。ここで、素子基板と対向基板とは、石英基板や、ハードガラス等からなる。

【0047】

このうち、素子基板にあっては、図3においてX方向に沿って平行に複数本の走査線112が配列して形成され、また、これと直交するY方向に沿って平行に、複数本のデータ線114が形成されている。ここで、各データ線114は6本を単位としてブロック化されており、これらをブロックB1～Bmと称する。以下、説明の便宜上、一般的なデータ線を指摘する場合には、その符号を114として示すが特定のデータ線を指摘する場合には、その符号を114a～114fとして示すこととする。

【0048】

これらの走査線112とデータ線114との各交点においては、スイッチング素子として、各TFT116が設けられている。TFT116のゲート電極は走査線112に接続され、そのソース電極はデータ線114に接続され、さらに、そのドレイン電極は画素電極118に接続されている。そして、各画素は、画素電極118と、対向基板に形成された共通電極と、これら両電極間に挟持された液晶とを備えている。そして、各画素は、走査線112とデータ線114との各交点において、マトリクス状に配列することとなる。なお、このほかに保持容量（図示省略）が各画素電極118に接続された状態で形成されている。

【0049】

さて、走査線駆動回路120は、素子基板上に形成され、タイミング回路20

0 Aからのクロック信号CLYや、その反転クロック信号CLYinv、転送開始パルスDY等に基づいて、パルスの走査信号を各走査線112に対して順次出力するものである。詳細には、走査線駆動回路120は、垂直走査期間の最初に供給される転送開始パルスDYを、クロック信号CLYおよびその反転クロック信号CLYinvにしたがって順次シフトして走査線信号として出力し、これにより各走査線112を順次選択するものである。

【0050】

一方、サンプリング回路130は、サンプリング用のスイッチ131を各データ線114の一端において、各データ線114毎に備えるものである。このスイッチ131は、同じく素子基板上に形成されたTFTからなり、このスイッチ131のソース電極には、画像信号供給線L1～L6を介して出力相展開画像信号VID1～VID6が入力されている。そして、ブロックB1のデータ線114a～114fに接続された6個のスイッチ131のゲート電極は、サンプリング信号S1が供給される信号線に接続され、ブロックB2のデータ線114a～114fに接続された6個のスイッチ131のゲート電極は、サンプリング信号S2が供給される信号線に接続され、以下同様に、ブロックBmのデータ線114a～114fに接続された6個のスイッチ131のゲート電極は、サンプリング信号Smが供給される信号線に接続されている。ここで、サンプリング信号S1～Smは、それぞれ水平有効表示期間内に出力画像信号VID1～VID6をブロック毎にサンプリングするための信号である。

【0051】

また、シフトレジスタ回路140は、同じく素子基板上に形成され、タイミング回路200からのクロック信号CLXや、その反転クロック信号CLXinv、転送開始パルスDX等に基づいて、サンプリング信号S1～Smを順次出力するものである。詳細には、シフトレジスタ回路140は、水平走査期間の最初に供給される転送開始パルスDXを、クロック信号CLXおよびその反転クロック信号CLXinvにしたがって順次シフトしてサンプリング信号S1～Smとして順次出力するものである。

【0052】

このような構成において、サンプリング信号 S 1 が出力されると、ブロック B 1 に属する 6 本のデータ線 1 1 4 a ~ 1 1 4 f には、それぞれ出力相展開画像信号 VID1 ~ VID6 がサンプリングされて、これらの出力相展開画像信号 VID1 ~ VID6 が現時点の選択走査線における 6 個の画素に、当該 T F T 1 1 6 によってそれぞれ書き込まれることとなる。

【 0 0 5 3 】

この後、サンプリング信号 S 2 が出力されると、今度は、ブロック B 2 に属する 6 本のデータ線 1 1 4 a ~ 1 1 4 f には、それぞれ出力相展開画像信号 VID1 ~ VID6 がサンプリングされ、これらの出力相展開画像信号 VID1 ~ VID6 がその時点の選択走査線における 6 個の画素に、当該 T F T 1 1 6 によってそれぞれ書き込まれることとなる。

【 0 0 5 4 】

以下同様にして、サンプリング信号 S 3、S 4、…、S m が順次出力されると、ブロック B 3、B 4、…、B m に属する 6 本のデータ線 1 1 4 a ~ 1 1 4 f には、それぞれ画像信号 VID1 ~ VID6 がサンプリングされ、これらの画像信号 VID1 ~ VID6 がその時点の選択走査線における 6 個の画素にそれぞれ書き込まれることとなる。そして、この後、次の走査線が選択されて、ブロック B 1 ~ B m において同様な書き込みが繰り返し実行されることとなる。

【 0 0 5 5 】

この駆動方式では、サンプリング回路 1 3 0 におけるスイッチ 1 3 1 を駆動制御するシフトレジスタ回路 1 4 0 の段数が、各データ線を点順次で駆動する方式と比較して 1 / 6 に低減される。さらに、シフトレジスタ回路 1 4 0 に供給すべきクロック信号 C L X およびその反転クロック信号 C L X i n v の周波数も 1 / 6 で済むので、段数の低減化と併せて低消費電力化も図られることとなる。

【 0 0 5 6 】

次に、対向基板には対向電極が形成されており、そこには、タイミング回路 2 0 0 から対向電極電圧が給電されるようになっている。液晶は、画素電極 1 1 8 と対向電極とに挟持されるから、画素電極 1 1 8 と対向電極との電位差が液晶への印加電圧となる。

【 0 0 5 7 】

< 1 - 3 : タイミング回路 >

次に、タイミング回路 2 0 0 A は、ドットクロック信号 DCLK、垂直同期信号 V B、および水平ブランキング信号 H B に基づいて、各種のタイミング信号を生成する他、液晶表示パネル 1 0 0 A、1 0 0 B の種別を示すパネル種別制御信号 C T L p を生成する。ドットクロック信号 DCLK は入力画像データ D a のサンプリング周期に同期した信号である。垂直同期信号 V B は、垂直ブランキング期間で L レベルとなる一方、他の期間で H レベルとなる。水平ブランキング信号は水平ブランキング期間で L レベルとなる一方、他の期間で H レベルとなる。

【 0 0 5 8 】

また、パネル種別制御信号 C T L p は、H レベルのとき液晶表示パネル 1 0 0 A と組み合わせて使用することを示し、L レベルのとき液晶表示パネル 1 0 0 B と組み合わせて使用することを示す。この例では、タイミング回路 2 0 0 A に図示せぬディップスイッチが接続されており、その操作子をユーザが切り替えることにより、パネル種別を入力できるようになっている。そして、タイミング回路 2 0 0 A はディップスイッチの状態を検知してパネル種別制御信号 C T L p を生成するようになっている。

【 0 0 5 9 】

くわえて、タイミング回路 2 0 0 A は、パネル種別制御信号 C T L p に基づいて、第 1 対向電極電圧 V c 1 と第 2 対向電極電圧 V c 2 とのうちいずれか一方を選択してこれを液晶表示パネル 1 0 0 A または 1 0 0 B に供給するようになっている。

具体的には、タイミング回路 2 0 0 A は、パネル種別制御信号 C T L p が H レベルのとき第 1 対向電極電圧 V c 1 を選択する一方、パネル種別制御信号 C T L p が L レベルのとき第 2 対向電極電圧 V c 2 を選択する。

【 0 0 6 0 】

< 1 - 4 : 画像信号処理回路 >

次に、画像信号処理回路 3 0 0 A は、D / A 変換器 3 0 1、相展開回路 3 0 2、増幅・反転回路 3 0 3、出力範囲制御信号生成回路 3 0 4、および基準信号生

成回路 3 0 5 を備えており、そこには、図示せぬ外部装置から入力画像データ D a が供給されるようになっている。入力画像データ D a は、1 0 ビットのパラレル形式であって、サンプリング周期がドットクロック信号 DCLK の周期となるデータ列である。

【0 0 6 1】

図 4 は、画像信号処理回路 3 0 0 A の詳細な構成を示すブロック図である。D / A 変換器 3 0 1 は、制御入力端子 3 0 1 T を備えており、1 0 ビットの入力画像データ D a をデジタル信号からアナログ信号に変換して画像信号 VID として出力する。また、D / A 変換器 3 0 1 は、制御入力端子 3 0 1 T に給電される電圧によって、D / A 変換器 3 0 1 の出力範囲を制御するようになっている。ここで、出力範囲とは入力画像データ D a の最小値である“0”に対応する画像信号 VID の信号レベルから入力画像データ D a の最大値である“1 0 2 3”に対応する画像信号 VID の信号レベルまでの範囲をいう。すなわち、出力範囲は画像信号 VID の信号レベルの変化範囲であり、画像信号 VID の最小値と最大値とによって定められる。但し、この例では、画像信号 VID の最小値は接地電位に固定であり、画像信号 VID の最大値と 1 ビット当たりの変化量が制御入力端子 3 0 1 T に給電される電圧によって調整されるようになっている。

【0 0 6 2】

出力範囲制御信号生成回路 3 0 4 は、第 1 電源回路 3 0 4 1 と選択回路 3 0 4 2 を備えている。第 1 電源回路 3 0 4 1 は、第 1 出力範囲設定電圧 V 1 と第 2 出力範囲設定電圧 V 2 とを各々生成する定電圧源を備えている。第 1 出力範囲設定電圧 V 1 は、これを制御入力端子 3 0 1 T に印加すると、最終的な液晶への印加電圧の範囲が図 2 (a) に示す範囲 V a となるように選ばれている。一方、第 2 出力範囲設定電圧 V 2 は、これを制御入力端子 3 0 1 T に印加すると、最終的な液晶への印加電圧の範囲が図 2 (b) に示す範囲 V b となるように選ばれている。

【0 0 6 3】

選択回路 3 0 4 2 は、パネル種別制御信号 C T L p に基づいて第 1 出力範囲設定電圧 V 1 と第 2 出力範囲設定電圧 V 2 とを選択して出力範囲制御信号 C T L ou

tを生成し、これを制御入力端子301Tに供給する。

【0064】

ところで、後述するように相展開回路302のゲインは1であり、増幅・反転回路303のゲインはAまたは-Aである。ここで、D/A変換器301の入出力特性について検討すると、最終的に液晶に印加すべき電圧の範囲は、液晶表示パネル100Aを用いる場合は図2(a)に示す V_a である一方、液晶表示パネル100Bを用いる場合は図2(b)に示す V_b である。このため、液晶表示パネル100Aを用いるときには画像信号VIDの信号レベルを V_a/A だけ変化させる一方、液晶表示パネル100Bを用いるときには画像信号VIDの信号レベルを V_b/A だけ変化させる必要がある。

【0065】

図5は、D/A変換器301の入出力特性を示すグラフである。なお、同図に示す特性W1は第1出力範囲設定電圧 V_1 が制御入力端子301Tに給電された場合の入出力特性であり、特性W2は第2出力範囲設定電圧 V_2 が制御入力端子301Tに給電された場合の入出力特性である。同図から明らかなように第1出力範囲設定電圧 V_1 を制御入力端子301Tに給電すると、D/A変換器301の出力範囲は $0 \sim V_a/A$ となる一方、第2出力範囲設定電圧 V_2 を制御入力端子301Tに給電すると、D/A変換器301の出力範囲は $0 \sim V_b/A$ となる。すなわち、D/A変換器301の出力範囲は、液晶表示パネル100Aおよび100Bで使用する印加電圧範囲 V_a および V_b をゲインAで除算したものとなる。これにより、液晶表示パネルの種別によって定まる印加電圧範囲に対応して、D/A変換器301の出力範囲を調整することが可能となる。

【0066】

次に、相展開回路302は、画像信号VIDにシリアルパラレル変換を施して、6相展開された相展開画像信号VID1~VID6を生成する。具体的には、相展開回路302は、ドットクロック信号DCLKの6周期毎にアクティブとなる6相のサンプルホールドパルスSP1~SP6に基づいて、画像信号VIDをサンプルホールドして、画像信号VIDの時間軸を6倍に伸長するとともに、6系統に分割して各相展開画像信号VID1~VID6を生成するようになっている。なお、相展開回路302

のゲインは1である。

【0067】

次に、増幅・反転回路303は、各相展開画像信号VID1～VID6毎に設けられた6個の処理ユニットU1～U6を備えている。各処理ユニットU1～U6は同様の構成を備えているので、ここでは、相展開画像信号VID1に対応した処理ユニットU1についてのみ説明し、他の処理ユニットU2～U6の説明を省略する。

【0068】

まず、処理ユニットU1は、正転増幅回路3031、反転増幅回路3032、および選択回路3033を備えている。正転増幅回路3031は相展開画像信号VID1を正転増幅する一方、反転増幅回路3032は相展開画像信号VID1を反転増幅する。ここで、正転増幅回路3031のゲインはAであり、反転増幅回路3032のゲインは $-A$ である。

【0069】

選択回路3033は、極性制御信号CTLxに基づいて、正転増幅回路3031の出力信号と、反転増幅回路3032の出力信号とのうちいずれか一方を選択して反転画像信号vid'として出力する。選択回路3033は反転制御信号CTLxがHレベルのとき正転増幅回路3031の出力信号を選択する一方、それがLレベルのとき反転増幅回路3032の出力信号を選択する。この例では、走査線単位の極性反転を行う。したがって、極性制御信号CTLxは1周期を2水平走査期間2Hとする信号となる。また、反転画像信号vid'の信号レベルは1水平走査期間ごとに反転する。

【0070】

これらのことから、正転増幅回路3031、反転増幅回路3032および選択回路3033には、画像信号を増幅しつつ、予め定められた反転周期でその信号レベルを反転させる機能があるといえる。

【0071】

さらに、処理ユニットU1は加算回路3034を備えている。加算回路3034は、反転画像信号vid'と基準信号Srefとを加算して（合成して）出力相展開画像信号を生成する。

【0072】

次に、基準信号生成回路305は基準信号 S_{ref} を生成する。この基準信号生成回路305は、第2電源回路3051、正極性基準電圧選択回路3052および負極性基準電圧選択回路3053、および正負極性選択回路3054を備えている。第2電源回路3051は、複数の定電圧源を備えている。各定電圧源は第1正極性基準電圧 V_{p1} 、第2正極性基準電圧 V_{p2} 、第1負極性基準電圧 V_{n1} 、および第2負極性基準電圧 V_{n2} を各々生成する。

【0073】

ここで、図2(a)に示すように第1V-T特性における最大透過率 t_{amax} に対応する最小印加電圧を V_{amin} 、最小透過率 t_{amin} に対応する最大印加電圧を V_{amax} とし、図2(b)に示すように第2V-T特性における最大透過率 t_{bmax} に対応する最小印加電圧を V_{bmin} 、最小透過率 t_{bmin} に対応する最大印加電圧を V_{bmax} とする。

【0074】

この場合、第1正極性基準電圧 V_{p1} は、第1対向電極電圧 V_{c1} に第1最小印加電圧 V_{amin} を加えたものとなる一方、第1負極性基準電圧 V_{n1} は、第1対向電極電圧 V_{c1} から最小印加電圧 V_{amin} を差し引いたものとなる。第1対向電極電圧 V_{c1} とは、液晶表示パネル100Aの対向基板に形成される対向電極に給電される電圧である。一方、第2正極性基準電圧 V_{p2} は、第2対向電極電圧 V_{c2} に第2最小印加電圧 V_{bmin} を加えたものとなる一方、第2負極性基準電圧 V_{n2} は、第2対向電極電圧 V_{c2} から最小印加電圧 V_{bmin} を差し引いたものとなる。第2対向電極電圧 V_{c2} とは、後述する液晶表示パネル100Bの対向基板に形成される対向電極に給電される電圧である。

【0075】

次に、正極性基準電圧選択回路3052は、パネル種別制御信号 CTL_p がHレベルの場合に第1正極性基準電圧 V_{p1} を選択する一方、パネル種別制御信号 CTL_p がLレベルの場合に第2正極性基準電圧 V_{p2} を選択して正極性基準電圧 V_p を生成する。また、負極性基準電圧選択回路3053は、パネル種別制御信号 CTL_p がHレベルの場合に第1負極性基準電圧 V_{n1} を選択する一方、パ

ネル種別制御信号CTL_pがLレベルの場合に第2負極性基準電圧V_{n2}を選択して負極性基準電圧V_nを生成する。

【0076】

次に、正負極性選択回路3054は、極性制御信号CTL_xがHレベルのとき選択正極性基準電圧V_pを選択する一方、極性制御信号CTL_xがLレベルの場合に選択負極性基準電圧V_nを選択して基準信号S_{ref}を生成する。

【0077】

図6は、極性制御信号CTL_xと基準信号S_{ref}との波形を示すタイミングチャートである。この図に示すように、液晶表示パネル100Aを用いる場合（CTL_p=H）、基準信号S_{ref}は極性制御信号CTL_xに同期して第1対向電極電圧V_{c1}を中心電圧として反転する。また、極性制御信号CTL_xが正極性を示すとき、第1対向電極電圧V_{c1}より最小印加電圧V_{amin}だけ高い第1正極性基準電圧V_{p1}となる一方、極性制御信号CTL_xが負極性を示すとき、基準信号S_{ref}は第1対向電極電圧V_{c1}より最小印加電圧V_{amin}だけ低い第1負極性基準電圧V_{n1}となる。

【0078】

また、液晶表示パネル100Bを用いる場合（CTL_p=L）、基準信号S_{ref}は極性制御信号CTL_xに同期して反転するとともに、第2対向電極電圧V_{c2}を中心電圧として、極性制御信号CTL_xが正極性を示すときには、第2対向電極電圧V_{c2}より最小印加電圧V_{bmin}だけ高い第2正極性基準電圧V_{p2}となる一方、極性制御信号CTL_xが負極性を示すときには、第2対向電極電圧V_{c2}より最小印加電圧V_{bmin}だけ低い第2負極性基準電圧V_{n2}となる。

【0079】

上述したように出力相展開画像信号VID₁は、反転画像信号vid₁'と基準信号S_{ref}とを加算して得られるから、画像信号処理回路300Aを液晶表示パネル100Aと組み合わせて使用する場合、画像信号処理回路300A全体の入出力特性は図7（a）に示すものとなる。一方、これを液晶表示パネル100Bと組み合わせて使用する場合、その入出力特性は図7（b）に示すものとなる。したがって、この画像信号処理回路300Aは、異なるV-T特性を有する複数の液晶

表示パネル 1 0 0 A および 1 0 0 B と各々組み合わせて用いることができる。

【 0 0 8 0 】

< 1 - 5 : 液晶表示装置の動作 >

次に、液晶表示装置の動作について説明する。まず、タイミング回路 2 0 0 A がパネル種別制御信号 C T L p を生成すると、出力範囲制御信号生成回路 3 0 4 はパネル種別制御信号 C T L p に基づいて、第 1 出力範囲設定電圧 V 1 と第 2 出力範囲設定電圧 V 2 のうちいずれか一方を選択して出力範囲制御信号 C T L out を生成する。

【 0 0 8 1 】

D/A変換器 3 0 1 の入出力特性は、その制御入力端子 3 0 1 T に供給される出力範囲制御信号 C T L out によって定まるから、液晶表示パネル 1 0 0 A を使用するときには特性 W 1 となる一方、液晶表示パネル 1 0 0 B を使用するときには特性 W 2 となる（図 5 参照）。したがって、本実施形態によれば、D/A変換器 3 0 1 の出力範囲を各液晶表示パネルの V-T 特性に応じて調整することが可能である。換言すれば、画像信号処理回路 3 0 0 A と組み合わせて用いる液晶表示パネルの透過率範囲に合わせて D/A変換器 3 0 1 の出力範囲を調整することができる。

【 0 0 8 2 】

図 5 に示すように特性 W 1 では D/A変換器 3 0 1 の出力範囲が $0 \sim V_a / A$ となり、特性 W 2 ではその出力範囲が $0 \sim V_b / A$ となる。一方、相展開回路 3 0 2 のゲインは 1 であり、増幅・反転回路 3 0 3 のゲインは A または $-A$ である。したがって、極性反転を無視すれば、D/A変換器 3 0 1 の入出力特性が特性 W 1 のとき出力相展開画像信号 VID1~VID6 の信号レベルは V_a だけ変化し、その入出力特性が特性 W 2 であれば出力相展開画像信号 VID1~VID6 の信号レベルは V_b だけ変化する。このことは、入力画像データ D a の各データ値 ($0 \sim 1023$) を V-T 特性の種別に応じて印加電圧範囲 V_a または V_b に割り当てることを意味する。したがって、画像信号処理回路 3 0 0 A をいずれの液晶表示パネル 1 0 0 A または 1 0 0 B と組み合わせて使用してもコントラスト比を最大とすることができる。

【 0 0 8 3 】

ここで、図 2 に示すように第 1 V-T 特性と第 2 V-T 特性とを比較したとき、透過率範囲について $T_b > T_a$ の関係があり、印加電圧範囲について $V_a > V_b$ の関係がある。本実施形態では入力画像データ D_a の 0 から 1023 までの各データ値を印加電圧範囲 V_a または V_b に割り当てるので、1 ビット当たりの透過率の変化量は液晶表示パネル 100B の方が小さくなる。したがって、液晶表示パネル 100B を使用した場合には、より高精細な画像を表示させることが可能となる。

【 0 0 8 4 】

次に、相展開回路 302 が画像信号 VID を相展開して相展開画像信号 $vid1 \sim vid6$ を生成すると、増幅・反転回路 303 は、相展開画像信号 $vid1 \sim vid6$ を増幅しつつ予め定められた反転周期で反転させた反転画像信号 $vid1' \sim vid6'$ と基準信号 S_{ref} とを各々加算して出力相展開画像信号 VID1~VID6 を生成する。ここで、基準信号 S_{ref} は、正極性基準電圧 V_p と負極性基準電圧 V_n とのうちいずれか一方を反転周期で交互に選択して生成される。しかも正極性基準電圧 V_p および負極性基準電圧 V_n はそれらの中心電圧が対向電極電圧 V_{c1} または V_{c2} と一致し、対向電極電圧 V_{c1} または V_{c2} に対して最小印加電圧 V_{amin} または V_{bmin} だけオフセットが与えられている。したがって、基準信号 S_{ref} を加算することによって、極性反転に同期して液晶に最小印加電圧 V_{amin} または V_{bmin} を常に印加することが可能となる。

【 0 0 8 5 】

仮に、基準信号 S_{ref} の代わりに対向電極電圧 V_{c1} または V_{c2} と反転画像信号 $vid1' \sim vid6'$ とを加算して出力相展開画像信号 VID1~VID6 を生成するものとするれば、D/A 変換器 301 の出力範囲を $0 \sim (V_a + V_{amin}) / A$ または $0 \sim (V_b + V_{bmin}) / A$ とする必要がある。このことは、最小印加電圧 V_{amin} または V_{bmin} を下回る範囲にも入力画像データ D_a の各データ値を割り当てること意味する。そして、そのような割り当てを行うと、印加電圧範囲に割り当てられるデータ値の範囲が減少するから、1 ビット当たりの透過率の変化量が大きくなってしまう。

【0086】

しかしながら、本実施形態にあっては、上述したように使用する液晶表示パネルの種別に応じた最小印加電圧 V_{amin} または V_{bmin} を対向電極電圧 V_{c1} または V_{c2} に対してオフセットとして与えている。このため、入力画像データ D_a の各データ値を、最小印加電圧 V_{amin} または V_{bmin} を下回る範囲に割り当てる必要がなく、そのすべてを階調表示に使用する印加電圧範囲 V_a または V_b に割り当てることができる。この結果、高精細な表示が可能となる。

【0087】

< 2. 第2実施形態 >

< 2-1: 液晶表示装置の概要 >

次に、第2実施形態に係わる液晶表示装置について説明する。第2実施形態に係わる液晶表示装置は、入力画像データの各データ値を割り当てる透過率範囲を入力画像データの種別に応じて変更するものである。

【0088】

図8は、第2実施形態に係わる液晶表示装置の構成を示すブロック図である。同図に示す液晶表示装置は、画像信号処理回路300Aの代わりに画像信号処理回路300Bを用いる点、タイミング回路200Aにおいて液晶表示パネルの種別を示すパネル種別制御信号 CTL_p の代わりにデータの種別を示すデータ種別制御信号 CTL_d を生成する点を除いて、図1に示す第1実施形態の液晶表示装置と大略同一である。

【0089】

液晶表示装置に供給される入力画像データ D_b は11ビットの平行形式である。入力画像データ D_b には各種のものがあるが、この例では、入力画像データ D_b のソースがコンピュータグラフィックスである場合とそのソースが映像信号である場合との2種類を想定する。以下の説明では、これらを区別する場合には、前者をグラフィックスデータ D_{b1} と称し、後者を映像データ D_{b2} と称することにする。

【0090】

次に、グラフィックスデータ D_{b1} と映像データ D_{b2} の性質について説明す

る。コンピュータグラフィックスでは画像を鮮やかに表示することが多いため、表示色の彩度および明度が高いことが多い。このため、グラフィックスデータ D b 1 のデータ値は高輝度に偏るのが一般的である。この例では、グラフィックスデータ D b 1 の各データ値が図 9 (a) に示す確率密度で分布しているものとする。一方、映像信号に基づいて生成された映像データ D b 2 はそのデータ値が中間階調に偏っていることが多い。この例では、映像データ D b 2 の各データ値が図 9 (b) に示す確率密度で分布しているものとする。なお、図 9 に示す確率密度は最大値で正規化してある。

【 0 0 9 1 】

ところで、パーソナルコンピュータ等によって生成されるグラフィックスデータ D b 1 のフィールド周波数は 1 2 0 H z である一方、動画等の映像データ D b 2 のフィールド周波数は 6 0 H z である。タイミング回路 2 0 0 A は入力画像データ D b とともに外部から供給される垂直同期信号 V B の周波数を検知し、これを予め定められた閾値周波数（例えば、9 0 H z）と比較して、データ種別制御信号 C T L d を生成するようになっている。タイミング回路 2 0 0 A は、入力画像データ D b がグラフィックスデータ D b 1 である場合にデータ種別制御信号 C T L d を H レベルとする一方、それが映像データ D b 2 である場合にはデータ種別制御信号 C T L d を L レベルとする。

【 0 0 9 2 】

なお、本実施形態では、一種の液晶表示パネル 1 0 0 A を用いることを前提としているので、タイミング回路 2 0 0 A は、第 1 実施形態のように第 1 対向電極電圧 V c 1 と第 2 対向電極電圧 V c 2 を選択してパネル出力することはないく、液晶表示パネル 1 0 0 A には図示せぬ電源回路から第 1 対向電極電圧 V c 1 が直接供給されるようになっている。

【 0 0 9 3 】

< 2 - 2 : 画像信号処理回路 >

図 1 0 は、第 2 実施形態の液晶表示装置に用いる画像信号処理回路 3 0 0 B の構成を示すブロック図である。画像信号処理回路 3 0 0 B は、データ値変換回路 3 0 6 を備える点、第 1 電源回路 3 0 4 1 が第 1 および第 2 出力範囲設定電圧 V

1, V 2 の替わりに第 3 および第 4 出力範囲設定電圧 V 3 および V 4 を生成する点、および、第 2 電源回路 3 0 5 1 が第 1 および第 2 正極性基準電圧 V p 1 および V p 2 の替わりに第 3 および第 4 正極性基準電圧 V p 3 および V p 4 を生成するとともに第 1 および第 2 負極性基準電圧 V n 1 および V n 2 の替わりに第 3 および第 4 負極性基準電圧 V n 3 および V n 4 を生成する点を除いて、図 4 に示す第 1 実施形態の画像信号処理回路 3 0 0 A と同一である。以下、相違点について説明する。

【 0 0 9 4 】

データ値変換回路 3 0 6 は、1 1 ビットの入力画像データ D b をデータ種別に応じて 1 0 ビットの変換画像データ D x を生成する。このデータ値変換回路 3 0 6 は、図 1 0 に示すように第 1 変換テーブル 3 0 6 1、第 2 変換テーブル 3 0 6 2 および選択回路 3 0 6 3 を備えている。

【 0 0 9 5 】

第 1 および第 2 変換テーブル 3 0 6 1 および 3 0 6 2 は、入力ビット数が 1 1 ビットで出力ビット数が 1 0 ビットの R O M で構成されており、1 1 ビットの入力画像データ D b を読出アドレスとして用い、対応する記憶領域から 1 0 ビットの第 1 変換データ D x 1 または第 2 変換データ D x 2 を各々読み出すようになっている。選択回路 3 0 6 3 は、データ種別制御信号 C T L d が H レベルのときに第 1 変換データ D x 1 を選択する一方、それが L レベルのときに第 2 変換データ D x 2 を選択して、変換画像データ D x を生成する。

【 0 0 9 6 】

ここで、第 1 変換テーブル 3 0 6 1 はグラフィックスデータ D b 1 を変換するために用いられ、第 2 変換テーブル 3 0 6 2 は映像データ D b 2 を変換するために用いられる。図 1 1 (a) は第 1 変換テーブルの入出力特性を示すグラフであり、図 1 1 (b) は第 2 変換テーブルの入出力特性を示すグラフである。

【 0 0 9 7 】

同図 (a) に示すように第 1 変換テーブル 3 0 6 1 は、データ値が 7 6 8 ~ 2 0 4 7 のグラフィックスデータ D b 1 をデータ値が 1 ~ 1 0 2 3 の第 1 変換データ D x 1 に 1 対 1 に変換する一方、データ値が 0 ~ 7 6 7 のグラフィックスデー

タ D b 1 をデータ値が 0 の第 1 変換データ D x 1 に変換する。このように第 1 変換テーブル 3 0 6 1 の入出力特性を定めたのは、図 9 (a) に示すようにグラフィックスデータ D b 1 のデータ値は、殆どが 7 6 7 ~ 2 0 4 7 の範囲に分布し、そのデータ値が 7 6 7 以下となる確率が極めて低いからである。

【 0 0 9 8 】

また、同図 (b) に示すように第 2 変換テーブル 3 0 6 2 は、データ値が 5 1 2 ~ 1 5 3 3 の映像データ D b 2 をデータ値が 1 ~ 1 0 2 2 の第 2 変換データ D x 2 に 1 対 1 に変換する一方、データ値が 0 ~ 5 1 1 の映像データ D b 2 をデータ値が 0 の第 2 変換データ D x 2 に変換するとともにデータ値が 1 5 3 4 ~ 2 0 4 7 の映像データ D b 2 をデータ値が 1 0 2 3 の第 2 変換データ D x 2 に変換する。このように第 2 変換テーブル 3 0 6 2 の入出力特性を定めたのは、図 9 (b) に示すように映像データ D b 2 のデータ値は 5 1 1 ~ 1 5 3 4 の範囲に大部分が分布し、そのデータ値が 5 1 0 以下あるいは 1 5 3 5 以上となる確率が極めて低いからである。

【 0 0 9 9 】

すなわち、データ値変換回路 3 0 6 は、入力画像データ D b の各データ値 (0 ~ 2 0 4 7) のうち発生頻度の高いものを抜き出して 1 0 ビットの変換画像データ D x に変換している。これにより、データ値変換回路 3 0 6 は、1 1 ビットの入力画像データ D b の品質を損なうことなく 1 0 ビットの変換画像データ D x を生成することができる。

【 0 1 0 0 】

次に、出力範囲制御信号生成回路 3 0 4 において、選択回路 3 0 4 2 はデータ種別制御信号 C T L d が H レベルのとき第 3 出力範囲設定電圧 V 3 を選択する一方、それが L レベルのとき第 4 出力範囲設定電圧 V 4 を選択して出力範囲制御信号 C T L out を生成し、これを D / A 変換器 3 0 1 の制御入力端子 3 0 1 T に供給する。したがって、入力画像データ D b がグラフィックスデータ D b 1 であるときは、第 3 出力範囲設定電圧 V 3 によって D / A 変換器 3 0 1 の出力範囲が定まり、入力画像データ D b が映像データ D b 2 であるときは、第 4 出力範囲設定電圧 V 4 によって D / A 変換器 3 0 1 の出力範囲が定まることになる。

【0101】

図12は、液晶表示パネル100Aの第1V-T特性を示すグラフである。上述したようにデータ値変換回路306は、データ種別に応じて入力画像データD_bのデータ値を変換して変換画像データD_xを生成する。入力画像データD_bがグラフィックスデータD_{b1}であれば、透過率範囲T_{a1}に対応するグラフィックスデータD_{b1}の各データ値767～2047が、変換画像データ値0～1023に割り当てられる。一方、入力画像データD_bが映像データD_{b2}であれば、透過率範囲T_{a2}に対応する映像データD_{b2}の各データ値511～1534が、変換画像データ値0～1023に割り当てられる。したがって、入力画像データD_bがグラフィックスデータD_{b1}である場合には、液晶の印加電圧範囲をV_{a1}にする一方、それが映像データD_{b2}である場合には液晶の印加電圧範囲をV_{a2}にする必要がある。

【0102】

上述した第3出力範囲設定電圧V₃は、これを制御入力端子301Tに印加すると、最終的な液晶への印加電圧の範囲が同図2に示す範囲V_{a1}となるように選ばれている。また、第4出力範囲設定電圧V₄は、これを制御入力端子301Tに印加すると、最終的な液晶への印加電圧の範囲が同図に示す範囲V_{a2}となるように選ばれている。

【0103】

ところで、相展開回路302および増幅・反転回路303のゲインはAまたは-Aであるから、ゲインAを考慮してD/A変換器301の出力範囲は定められている。図13はD/A変換器301の入出力特性を示すグラフである。同図において、特性W₃は第3出力範囲設定電圧V₃が給電されたときの入出力特性であり、特性W₄は第4出力範囲設定電圧V₄が給電されたときの入出力特性である。特性W₃、W₄から明らかなように、D/A変換器301の出力範囲は、データ種別に応じた印加電圧範囲V_{a1}およびV_{a2}をゲインAで除算したものとなる。これにより、データ種別によって定まる印加電圧範囲に対応して、D/A変換器301の出力範囲を調整することが可能となる。

【0104】

次に、基準信号生成回路 3 0 5 の第 2 電源回路 3 0 5 1 で生成する第 3 正極性基準電圧 V_{p3} 、第 4 正極性基準電圧 V_{p4} 、第 3 負極性基準電圧 V_{n3} 、および第 4 負極性基準電圧 V_{n4} について説明する。まず、第 3 正極性基準電圧 V_{p3} は、液晶表示パネル 1 0 0 A の対向基板に給電する第 1 対向電極電圧 V_{c1} に、図 1 2 に示す最小印加電圧 V_{a1min} を加えたものである一方、第 3 負極性基準電圧 V_{n3} は、第 1 対向電極電圧 V_{c1} から最小印加電圧 V_{a1min} を差し引いたものである。また、第 4 正極性基準電圧 V_{p4} は、第 1 対向電極電圧 V_{c1} に最小印加電圧 V_{a2min} を加えたものである一方、第 4 負極性基準電圧 V_{n4} は、第 1 対向電極電圧 V_{c1} から最小印加電圧 V_{a2min} を差し引いたものである。

【 0 1 0 5 】

これらの電圧 V_{p3} 、 V_{p4} 、 V_{n3} 、および V_{n4} を、データ種別制御信号 $CTLd$ と極性制御信号 $CTLx$ とに基づいて選択した基準信号 S_{ref} は、図 1 4 に示すものとなる。また、出力相展開画像信号 $VID1$ は、反転画像信号 $vid1'$ と基準信号 S_{ref} とを加算して得られるから、入力画像データ D_b がグラフィックスデータ D_{b1} である場合、 D/A 変換器 3 0 1 の入力から増幅・反転回路 3 0 3 の出力までの入出力特性は図 1 5 (a) に示すものとなる一方、入力画像データ D_b が映像データ D_{b2} である場合、その入出力特性は図 1 5 (b) に示すものとなる。

【 0 1 0 6 】

< 2 - 3 : 液晶表示装置の動作 >

次に、液晶表示装置の動作について説明する。まず、タイミング回路 2 0 0 A が垂直同期信号 VB に基づいて、データ種別制御信号 $CTLd$ を生成すると、データ値変換回路 3 0 6 はデータ種別制御信号 $CTLd$ に基づいて 1 1 ビットの入力画像データ D_b を 1 0 ビットの変換画像データ D_x に変換する。この変換処理は、入力画像データ D_b のデータ値分布を考慮して、変換画像データ D_x を割り当てるので、変換画像データ D_x は、実質的に 1 1 ビットの精度を有している。

【 0 1 0 7 】

次に、出力範囲制御信号生成回路 3 0 4 はデータ種別制御信号 $CTLd$ に基づ

いて、第3出力範囲設定電圧 V_3 と第4出力範囲設定電圧 V_4 のうちいずれか一方を選択して出力範囲制御信号 CTL_{out} を生成する。 D/A 変換器301の入出力特性は、その制御入力端子301Tに供給される出力範囲制御信号 CTL_{out} によって定まるから、入力画像データ D_b がグラフィックスデータ D_{b1} である場合には特性 W_3 となる一方、それが映像データ D_{b2} である場合には特性 W_4 となる（図13参照）。入力画像データ D_b は、データの種別毎に異なる性質を持っており、そのデータ値には偏りがある。本実施形態によれば、 D/A 変換器301の出力範囲をデータ種別に応じて調整することが可能であるので、データ値の偏りに合わせて D/A 変換器301の出力範囲を、調整することができる。

【0108】

また、入力画像データ D_b のデータ種別によって、階調表示に使用する透過率の範囲は異なるため、液晶の最小印加電圧も相違するが、基準信号 S_{ref} はこれを考慮した第3正極性基準電圧 V_{p3} 、第4正極性基準電圧 V_{p4} 、第3負極性基準電圧 V_{n2} 、および第4負極性基準電圧 V_{n4} を選択して生成される。これにより、図12に示すように入力画像データ D_b がグラフィックスデータ D_{b1} であれば透過率範囲を T_{a1} とすることができ、入力画像データ D_b が映像データ D_{b2} であれば透過率範囲を T_{a2} とすることができる。

【0109】

さてここで、比較例として11ビットの入力画像データ D_b から上位10ビットを抽出して変換画像データ D_x を生成してこれを印加電圧範囲 V_a に割り当てる場合を想定する。この比較例では、変換過程で1ビットの情報が失われるため、入力画像データ D_b の1ビット当たりの印加電圧変化量は $V_a/1024$ となる。これに対して、本実施形態によれば、データ値変換過程で入力画像データ D_b の情報は失われず、しかも液晶へ印加する電圧範囲を V_{a1} または V_{a2} にすることができるので、入力画像データ D_b の1ビット当たりの印加電圧変化量を減少させることができる。入力画像データ D_b がグラフィックスデータ D_{b1} である場合には、印加電圧変化量は $V_{a1}/2048$ となり、入力画像データ D_b が映像データ D_{b2} である場合には $V_{a2}/2048$ となる。ここで、 $V_{a1}/$

$V_a = 3/4$ 、 $V_{a2}/V_a = 1/4$ とすれば、グラフィクスデータ D_{b1} を表示する場合、比較例と比べると1ビット当たりの印加電圧変化量を $3/8$ 倍にすることができ、映像データ D_{b2} を表示する場合、比較例と比べると1ビット当たりの印加電圧変化量を $1/8$ 倍にすることができる。

したがって、本実施形態によれば、データ種別に応じた高精細な画像を表示することが可能となる。

【0110】

< 3. 第3実施形態 >

< 3-1 : 液晶表示装置の概要 >

次に、第3実施形態に係わる液晶表示装置について説明する。第3実施形態に係わる液晶表示装置は、入力画像データ D_a の平均値に基づいて透過率範囲を変更するものである。

【0111】

図16は、第3実施形態に係わる液晶表示装置の構成を示すブロック図である。同図に示す液晶表示装置は、画像信号処理回路300Aの替わりに画像信号処理回路300Cを用いる点、タイミング回路200Aにおいて液晶表示パネルの種別を示すパネル種別制御信号 CTL_p を生成しない点を除いて、図1に示す第1実施形態の液晶表示装置と大略同一である。

【0112】

ここで、液晶表示装置に供給される入力画像データ D_c は11ビットの平行形式である。また、入力画像データ D_c は被写体をビデオカメラにて撮像して得られた映像信号をA/D変換した映像データである。撮像された映像は一画面の中でも明るい部分と暗い部分があるが、一画面を構成する各画素の階調は最高輝度（飽和白）から最低輝度（飽和黒）まで分布しているのではなく、一画面の平均階調を中心とする所定範囲に分布している。図17は一画面の入力画像データ値の分布特性を示すグラフである。このグラフにおいて入力画像データ値は、一画面の平均データ値を0として正規化してあり、また、確率密度は最大値を1として正規化してある。

【0113】

同図に示すように、入力画像データDcのデータ値は一画面の平均値を中心として±511の範囲に殆どが分布している。このことから、第1にある画面の入力画像データDcの最大値と最小値との差は1024以下であり、第2に入力画像データDcの平均値からデータ値の分布範囲を特定できることが判る。

【0114】

<3-2: 画像信号処理回路>

図16に示すように、第3実施形態の画像信号処理回路300Cは、平均値算出回路307、データ値変換回路308、基準信号生成回路309を備える一方、出力範囲制御回路304を備えない点を除いて、図1に示す第1実施形態の画像信号処理回路300Aと相違する。また、D/A変換器301の制御入力端子301Tには所定の電圧が給電されている。したがって、D/A変換器301の出力範囲は、第1および第2実施形態のように変動せず、固定である。この例の出力範囲は、最終的に液晶に印加される印加電圧範囲を V_x ($V_{x1} \sim V_{x2}$)としたとき、 V_x/A となっている。なお、Aは、上述した第1および第2実施形態と同様に、相展開回路302および増幅・反転回路303を総合したゲインである。

【0115】

まず、平均値算出回路307は、一画面の入力画像データDcについて平均値を算出し、算出された平均値を示す平均値データDhを生成する。

【0116】

次に、データ値変換回路308は、11ビットの入力画像データDcを平均値データDhに基づいて10ビットの変換画像データDyに変換する。図18はデータ値変換回路308の構成を示すブロック図である。この図に示すようにデータ値変換回路308は補正テーブル3081、減算回路3082、および下位ビット分離回路3083を備えている。

【0117】

補正テーブル3081は、11ビット入力で10ビット出力のROMによって構成されており、そこには平均値データDhの各データ値に対応付けて10ビットの補正データDkが記憶されている。したがって、ある平均値データDhを読

出アドレスとして用いると、補正テーブル 3 0 8 1 から平均値データ D_h の指示する平均値に対応する補正データ D_k が読み出される。

【 0 1 1 8 】

図 1 9 は、補正テーブルの入出力特性を示すグラフである。この図に示すように平均値データ D_h のデータ値が 5 1 1 以下のときは補正データ D_k のデータ値は 0 となり、平均値データ D_h のデータ値が 5 1 2 ~ 1 5 3 3 の範囲では補正データ D_k のデータ値は 2 ~ 1 0 2 2 となり、平均値データ D_h のデータ値が 1 5 3 4 以上のときは補正データ D_k のデータ値は 1 0 2 3 となる。

【 0 1 1 9 】

次に、減算回路 3 0 8 2 は入力画像データ D_c から補正データ D_h を減算して出力する。次に、下位ビット分解回路 3 0 8 3 は減算回路 3 0 8 2 から出力されるデータの下位 1 0 ビットを分離してこれを変換画像データ D_y として出力する。

【 0 1 2 0 】

これにより、1 1 ビットの入力画像データ D_c を一画面の平均値に応じて 1 0 ビットの変換画像データ D_y に変換することができる。図 2 0 は、入力画像データを変換画像データに割り当てる範囲を示すグラフである。この図において、斜線部分は元の入力画像データ D_c から抽出される変換画像データ D_y の範囲を示している。

【 0 1 2 1 】

例えば、平均値データ D_h の値が 1 0 2 3 であれば、補正データ D_k のデータ値は 5 1 1 となる（図 1 9 参照）。上述したように入力画像データ D_c のデータ値はある画面において平均値を中心として $\pm 5 1 1$ の範囲に分布するから、平均値が 5 1 1 となる画面では入力画像データ D_c のデータ値は 5 1 1 から 1 5 3 4 までの範囲内に分布することになる。

【 0 1 2 2 】

変換画像データ D_y は入力画像データ D_c から補正データ D_k を減算したものであるから、入力画像データ D_c の値が 5 1 1 であるとする変換画像データ D_y の値は 0 となり、入力画像データ D_c の値が 1 5 3 4 であるとする変換画像

データ D_y の値は 1 0 2 3 となる。

【 0 1 2 3 】

次に、基準信号生成回路 3 0 9 は、平均値データ D_h と第 1 対向電極電圧 V_{c1} とに基づいて、極性制御信号 CTL_x と同期して極性反転する基準信号 S_{ref} を生成する。図 2 1 は基準信号生成回路 3 0 9 の構成を示すブロック図である。この図に示すように、基準信号生成回路 3 0 9 は、最小印加電圧生成回路 3 0 9 1、加算回路 3 0 9 2、減算回路 3 0 9 3 および正負極性選択回路 3 0 9 4 を備えている。

【 0 1 2 4 】

まず、最小印加電圧生成回路 3 0 9 4 は平均値データ D_h に基づいて液晶へ印可する最小印加電圧 V_{min} を生成する。この例のように液晶表示パネル 1 0 0 A がノーマリーホワイトモードで動作する場合には、最小印加電圧 V_{min} によって最大透過率、すなわち階調の最大値が定まることになる。また、上述したようにある画面における階調の最大値は、一画面全体の階調の平均値によって定まる。したがって、ある画面の平均値が判れば、最小印加電圧 V_{min} を特定することができる。最小印加電圧生成回路 3 0 9 は、平均値データ D_h と最小印加電圧データとを対応付けて記憶した記憶部と D/A 変換器を備えている（図示略）。そして、最小印加電圧生成回路 3 0 9 は、最小印加電圧データを D/A 変換して、最小印加電圧 V_{min} を生成する。この例における最小印加電圧 V_{min} は、図 2 3 に一点鎖線で示すように平均値データ D_h の値が 0 ~ 5 1 1 では $V \times 2$ となり、その値が 5 1 2 ~ 1 5 3 3 において減少し、その値が 1 5 3 4 ~ 2 0 4 7 では $V \times 1$ となる。

【 0 1 2 5 】

次に、加算回路 3 0 9 2 は最小印加電圧 V_{min} と第 1 対向電極電圧 V_{c1} とを加算して正極性基準電圧 V_p を出力する一方、減算回路 3 0 9 3 は第 1 対向電極電圧 V_{c1} から最小印加電圧 V_{min} を減算して負極性基準電圧 V_n を出力する。

【 0 1 2 6 】

次に、正負極性選択回路 3 0 9 4 は、極性制御信号 CTL_x が H レベルのとき正極性基準電圧 V_p を選択し、それが L レベルのとき負極性基準電圧 V_n を選択

して基準信号 S_{ref} を生成する。

【0127】

したがって、基準信号 S_{ref} は、その極性が第1対向電極電圧 V_{c1} を基準として反転することになる。図22は、基準信号 S_{ref} および極性反転信号 CTL_x の波形を示すタイミングチャートである。最小印加電圧 V_{min} の値は平均値データ D_h の値に応じて変化するから基準信号 S_{ref} の波形は、この図に示すように平均値データ D_h の値に応じて動的に変化する。

【0128】

<3-3：液晶表示装置の動作>

次に、液晶表示装置の動作について説明する。まず、外部装置から入力画像データ D_c が平均値算出回路307に供給されると、平均値算出回路307は1フィールド期間中の入力画像データ D_c について、平均値を算出して平均値データ D_h を生成する。データ値変換回路308は平均値データ D_h に基づいて11ビットの入力画像データ D_c を10ビットの変換画像データ D_x に変換する。この変換処理では、一画面の平均値に応じた入力画像データ D_c のデータ値分布を考慮して、変換画像データ D_y を割り当てるので、変換画像データ D_y は、実質的に11ビットの精度を有している。

【0129】

図20に示すように11ビットの入力画像データ D_c を10ビットの変換画像データ D_x に割り当てる範囲は、平均値データ D_h の値に応じて変化するの、液晶に印加する印加電圧の範囲も平均値データ D_h の値に応じて変化させる必要がある。この点について、図23を参照して説明する。図23は、第1V-T特性、入力画像データの有効範囲、および平均値データの相互関係を示す図である。

【0130】

まず、平均値データ D_h の値が0～511の範囲内にあるときは、入力画像データ D_c の取り得る値は0～1023の範囲にある。当該範囲に対応する透過率範囲は、同図に示すように T_{c1} となる。透過率範囲 T_{c1} を得るためには、液晶への印加電圧を V_{x2} から V_{x3} まで変化させる必要がある。上述したように

平均値データ D_h の値が $0 \sim 511$ の範囲内にあるとき、最小印加電圧 V_{min} の値は $V \times 2$ となる一方、 D/A 変換器 301 の出力範囲は $V \times / A$ であるから、この条件を満たすことができる。

【0131】

次に、平均値データ D_h の値が $512 \sim 1533$ の範囲内にあるときは、入力画像データ D_c の取り得る値は $0 \sim 1023$ の範囲から $1023 \sim 2047$ の範囲へ変化する。この場合、透過率範囲は T_{c1} から T_{c2} へ変化するるので、液晶への印加電圧範囲を $V \times 2 \sim V \times 3$ から $V \times 1 \sim V \times 2$ まで変化させる必要がある。上述したように平均値データ D_h の値が $512 \sim 1533$ の範囲内にあるとき、最小印加電圧 V_{min} の値は $V \times 2$ から $V \times 1$ となる一方、 D/A 変換器 301 の出力範囲は $V \times / A$ であるから、この条件を満たすことができる。

【0132】

次に、平均値データ D_h の値が $1534 \sim 2047$ の範囲内にあるときは、入力画像データ D_c の取り得る値は $1023 \sim 2047$ の範囲にある。当該範囲に対応する透過率範囲は、同図に示すように T_{c2} となる。透過率範囲 T_{c2} を得るためには、液晶への印加電圧を $V \times 1$ から $V \times 2$ まで変化させる必要がある。上述したように平均値データ D_h の値が $1534 \sim 2047$ の範囲内にあるとき、最小印加電圧 V_{min} の値は $V \times 1$ となる一方、 D/A 変換器 301 の出力範囲は $V \times / A$ であるから、この条件を満たすことができる。

【0133】

すなわち、本実施形態によれば、画像の平均値に応じて、入力画像データ D_c を変換して変換画像データ D_y を生成し、これを固定の出力範囲を持つ D/A 変換器 301 で D/A 変換して画像信号 VID を生成する一方、画像の平均値に基づいて最小印加電圧 V_{min} を生成し、これに基づいて基準信号 S_{ref} を生成するようにしたので、画像を表示するために有効な透過率の範囲に入力画像データ D_c のビットを割り当てることができる。

【0134】

<4. 変形例>

本発明は上述した各実施形態に限定されるものではなく、例えば、以下の変形

が可能である。

(1) 上述した第1実施形態において、基準信号生成回路305の電源回路3051は各正極性電圧 V_{p1} 、 V_{p2} と各負極性電圧 V_{n1} 、 V_{n2} とを生成するが、具体的には、2つの態様がある。第1の態様は、第2電源回路3051を各電圧 V_{p1} 、 V_{p2} 、 V_{n1} 、 V_{n2} を生成する各電圧源から構成するものである。この態様は、表示パネル100がノーマリホワイトモードで動作するものとするれば、白レベルに相当する各電圧を直接生成するものである。

【0135】

第2の態様は、第2電源回路3051を、第1および第2電圧源、減算部、加算部より構成するものである。第1電圧源は、電気光学パネルの種類に応じて予め定められた各基準電位より各最大印加電圧だけ高い各第1電圧を生成する。第2電圧源は、各基準電位を基準として各最大印加電圧だけ低い各第2電圧を生成する。減算部は、各第1電圧から電気光学パネルの種類に応じて予め定められた各変化電圧を減算して各正極性基準電圧を生成する。一方、加算部は各第2電圧に前記各変化電圧を加算して前記各負極性基準電圧を生成する。ここで、各最大印加電圧は、電気光学パネルの種類に応じて画像表示に使用する各透過率範囲を得るために電気光学物質に印加する必要がある最も高い各印加電圧である。

【0136】

この態様は、表示パネル100がノーマリホワイトモードで動作するものとするれば、黒レベル（透過率最小）に相当する各第1電圧および各第2電圧を生成し、これらの電圧と、電気光学物質に印加する変化電圧とに基づいて、各正極性基準電圧および各負極性基準電圧を生成するものである。

【0137】

(2) また、上述した第2実施形態における電源回路3051も、上記変形例と同様に、その構成方法には2つの態様がある。第1の態様は、第2電源回路3051を各電圧 V_{p3} 、 V_{p4} 、 V_{n3} 、 V_{n4} を生成する各電圧源から構成するものである。この態様は、表示パネル100がノーマリホワイトモードで動作するものとするれば、白レベルに相当する各電圧を直接生成するものである。

【0138】

第 2 の態様は、第 2 電源回路 3 0 5 1 を、第 1 および第 2 電圧源、減算部、加算部より構成するものである。第 1 電圧源は、入力画像データの種別に応じて予め定められた各基準電位より各最大印加電圧だけ高い各第 1 電圧を生成する。第 2 電圧源は、各基準電位を基準として各最大印加電圧だけ低い各第 2 電圧を生成する。減算部は、各第 1 電圧から入力画像データの種別に応じて予め定められた各変化電圧を減算して各正極性基準電圧を生成する。一方、加算部は各第 2 電圧に前記各変化電圧を加算して前記各負極性基準電圧を生成する。ここで、各最大印加電圧は、入力画像データの種別に応じて画像表示に使用する各透過率範囲を得るために電気光学物質に印加する必要がある最も高い各印加電圧である。

この態様は、表示パネル 1 0 0 がノーマリホワイトモードで動作するものとするれば、黒レベル（透過率最小）に相当する各第 1 電圧および各第 2 電圧を生成し、これらの電圧と、電気光学物質に印加する変化電圧とに基づいて、各正極性基準電圧および各負極性基準電圧を生成するものである。

【 0 1 3 9 】

< 5. 応用例 >

次に、上述した各実施形態で説明した液晶表示装置を電子機器に用いた例のいくつかについて説明する。

【 0 1 4 0 】

< 5 - 1 : プロジェクタ >

まず、この液晶表示装置をライトバルブとして用いたプロジェクタについて説明する。図 2 4 は、このプロジェクタの構成例を示す平面図である。

【 0 1 4 1 】

この図に示すように、プロジェクタ 1 1 0 0 内部には、ハロゲンランプ等の白色光源からなるランプユニット 1 1 0 2 が設けられている。このランプユニット 1 1 0 2 から射出された投射光は、ライトガイド 1 1 0 4 内に配置された 4 枚のミラー 1 1 0 6 および 2 枚のダイクロイックミラー 1 1 0 8 によって RGB の 3 原色に分離され、各原色に対応するライトバルブとしての液晶パネル 1 1 1 0 R、1 1 1 0 B および 1 1 1 0 G に入射される。

【 0 1 4 2 】

液晶パネル1110R、1110Bおよび1110Gの構成は、上述した液晶表示パネル100Aまたは100Bと同等であり、図示しない画像信号処理回路から供給されるR、G、Bの原色信号でそれぞれ駆動される。さて、これらの液晶パネルによって変調された光は、ダイクロイックプリズム1112に3方向から入射される。このダイクロイックプリズム1112においては、RおよびBの光が90度に屈折する一方、Gの光が直進する。したがって、各色の画像が合成される結果、投射レンズ1114を介して、スクリーン等にカラー画像が投写されることとなる。

【0143】

なお、液晶パネル1110R、1110Bおよび1110Gには、ダイクロイックミラー1108によって、R、G、Bの各原色に対応する光が入射するので、対向基板にカラーフィルタを設ける必要はない。

【0144】

<5-2：モバイル型コンピュータ>

次に、この液晶表示装置を、モバイル型のコンピュータに適用した例について説明する。図25は、このコンピュータの構成を示す正面図である。図において、コンピュータ1200は、キーボード1202を備えた本体部1204と、液晶ディスプレイ1206とから構成されている。この液晶ディスプレイ1206は、先に述べた液晶表示パネル100Aまたは100Bの背面にバックライトを付加することにより構成されている。

【0145】

<5-3：携帯電話機>

さらに、液晶表示装置を、携帯電話機に適用した例について説明する。図26は、この携帯電話機の構成を示す斜視図である。図において、携帯電話機1300は、複数の操作ボタン1302とともに、反射型の液晶パネル1005を備えるものである。この反射型の液晶パネル1005にあっては、必要に応じてその前面にフロントライトが設けられる。

【0146】

なお、図24～図26を参照して説明した電子機器の他にも、液晶テレビや、

ビューファインダ型、モニタ直視型のビデオテープレコーダ、カーナビゲーション装置、ページャ、電子手帳、電卓、ワードプロセッサ、ワークステーション、テレビ電話、POS端末、タッチパネルを備えた装置等などが挙げられる。そして、これらの各種電子機器に適用可能なのは言うまでもない。

【0147】

【発明の効果】

以上説明したように本発明によれば、画像信号の信号レベルが変化する範囲を電気光学パネルの種別に応じて調整することができるから、各種のV-T特性に合わせて電気光学物質に印加する印加電圧範囲を調整することができる。この結果、パネルの性能を常に最大限に引き出すことが可能となる。

また、本発明によれば、入力画像データの種別に応じて、その各データ値を割り当てる印加電圧範囲を変更することができる。これにより、高精細な画像を表示させることが可能となる。

また、本発明によれば、画像の階調平均値に応じて入力画像データの各データ値を割り当てる印加電圧範囲を変更することができる。これにより、高精細な画像を表示させることが可能となる。

【図面の簡単な説明】

【図1】 本発明の第1実施形態に係る液晶表示装置の全体構成を示すブロック図である。

【図2】 (a)は同装置に用いる液晶表示パネル100Aの第1V-T特性を示すグラフであり、(b)は同装置に用いる液晶表示パネル100Bの第2V-T特性を示すグラフである。

【図3】 同装置に用いる液晶表示パネルの電氣的構成を示すブロック図である。

【図4】 同装置に用いる画像処理回路300Aの構成を示すブロック図である。

【図5】 同装置におけるD/A変換器301の入出力特性を示すグラフである。

【図6】 同装置における極性制御信号CTLxと基準信号Srefとの波形

を示すタイミングチャートである。

【図 7】 (a) は液晶表示パネル 1 0 0 A を用いる場合における画像信号処理回路 3 0 0 A の入出力特性であり、(b) は液晶表示パネル 1 0 0 B を用いる場合における画像信号処理回路 3 0 0 A の入出力特性である。

【図 8】 本発明の第 2 実施形態に係る液晶表示装置の全体構成を示すブロック図である。

【図 9】 (a) はグラフィックスデータ D b 1 の各データ値の確率密度分布を示すグラフであり、(b) は映像データ D b 2 の各データ値の確率密度分布を示すグラフである。

【図 1 0】 同装置に用いる画像信号処理回路の構成を示すブロック図である。

【図 1 1】 (a) は同装置に用いる第 1 変換テーブル 3 0 6 1 の入出力特性を示すグラフであり、図 1 1 (b) は第 2 変換テーブル 3 0 6 2 の入出力特性を示すグラフである。

【図 1 2】 同装置に用いる液晶表示パネル 1 0 0 A の第 1 V-T 特性を示すグラフである。

【図 1 3】 同装置に用いる D/A 変換器 3 0 1 の入出力特性を示すグラフである。

【図 1 4】 同装置における極性制御信号 C T L x と基準信号 S ref との波形を示すタイミングチャートである。

【図 1 5】 (a) は入力画像データ D b がグラフィックスデータ D b 1 である場合における画像信号処理回路 3 0 0 B の入出力特性であり、(b) は入力画像データ D b がグラフィックスデータ D b 1 である場合における画像信号処理回路 3 0 0 B の入出力特性である。

【図 1 6】 本発明の第 3 実施形態に係る液晶表示装置の全体構成を示すブロック図である。

【図 1 7】 一画面の入力画像データ値の分布特性を示すグラフである。

【図 1 8】 同装置に用いるデータ値変換回路 3 0 8 のブロック図である。

【図 1 9】 同装置に用いる補正テーブル 3 0 8 1 の入出力特性を示すグラ

フである。

【図 2 0】 同装置において入力画像データ D_c を変換画像データ D_y に割り当てる範囲を示すグラフである。

【図 2 1】 同装置に用いる基準信号生成回路 3 0 9 のブロック図である。

【図 2 2】 同装置における極性制御信号 CTL_x と基準信号 S_{ref} との波形を示すタイミングチャートである。

【図 2 3】 第 1 $V-T$ 特性、入力画像データの有効範囲、および平均値データの相互関係を示す図である。

【図 2 4】 液晶表示装置を適用した電子機器の一例たるプロジェクタの構成を示す断面図である。

【図 2 5】 液晶表示装置を適用した電子機器の一例たるパーソナルコンピュータの構成を示す斜視図である。

【図 2 6】 液晶表示装置を適用した電子機器の一例たる携帯電話の構成を示す斜視図である。

【図 2 7】 従来の液晶表示装置の全体構成を示すブロック図である。

【図 2 8】 (a) は同装置に用いる液晶表示パネルの $V-T$ 特性の一例を示すグラフであり、(b) は $V-T$ 特性の他の例を示すグラフである。

【符号の説明】

1 0 0 A, 1 0 0 B ……液晶表示パネル (電気光学パネル)

2 0 0 A ……タイミング回路 (制御信号生成手段)

3 0 0 A, 3 0 0 B, 3 0 0 C ……画像信号処理回路 (画像処理回路)

CTL_p ……パネル種別制御信号 (制御信号)

D_a ……入力画像データ

VID ……画像信号

3 0 1 …… D/A 変換器 (D/A 変換手段)

3 0 2 ……相展開回路 (処理手段)

3 0 3 ……増幅・反転回路 (処理手段)

$VID1 \sim VID6$ ……出力相展開画像信号

vid' ……反転画像信号

3 0 3 4 ……加算回路

3 0 5, 3 0 9 ……基準信号生成回路 (基準信号生成部)

3 0 6, 3 0 8 ……データ値変換回路 (データ変換手段)

D a, D b, D c ……入力画像データ

D b 1 ……グラフィックスデータ

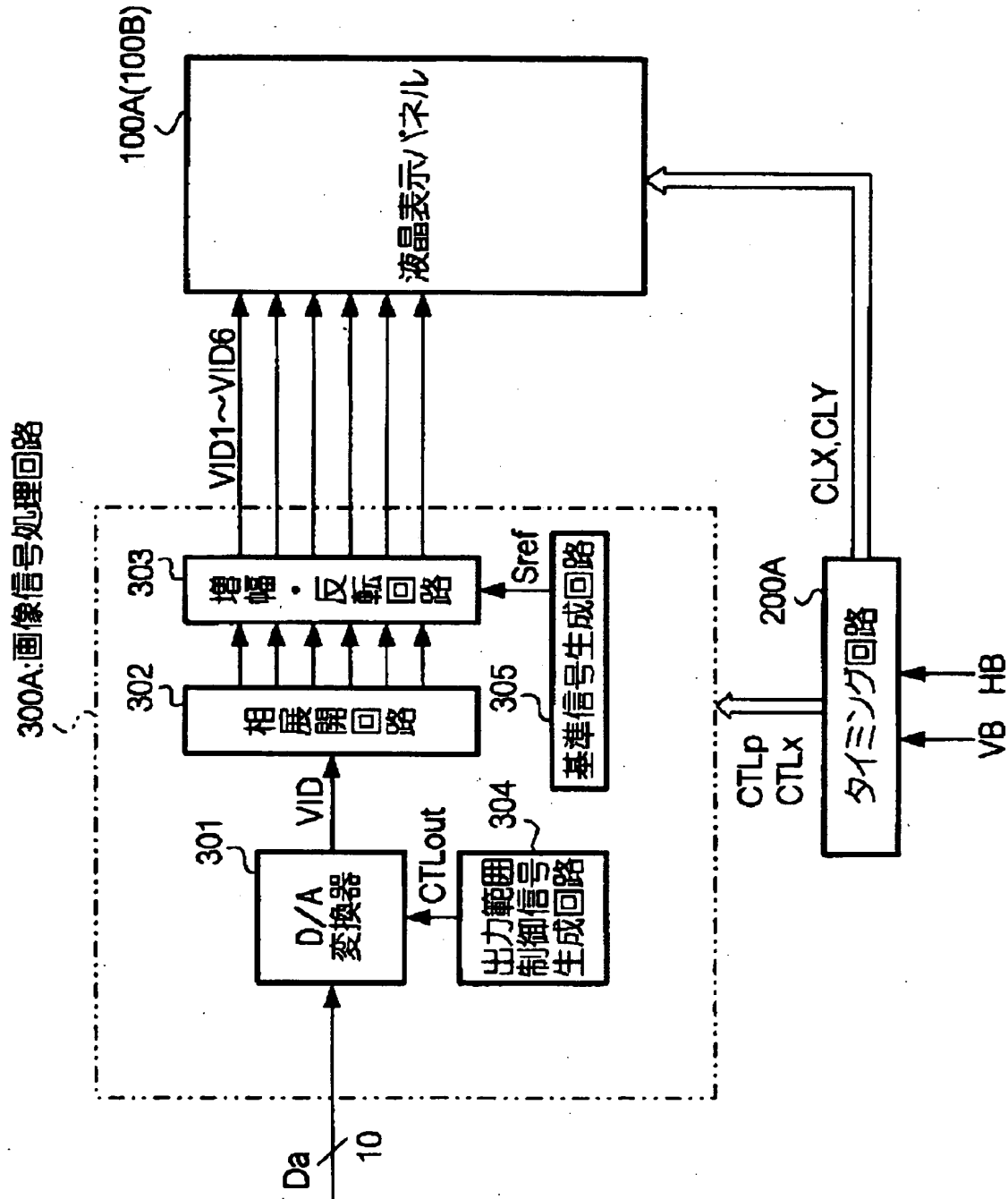
D b 2 ……映像データ

V B ……垂直同期信号

3 0 7 ……平均値算出回路 (平均値生成手段)

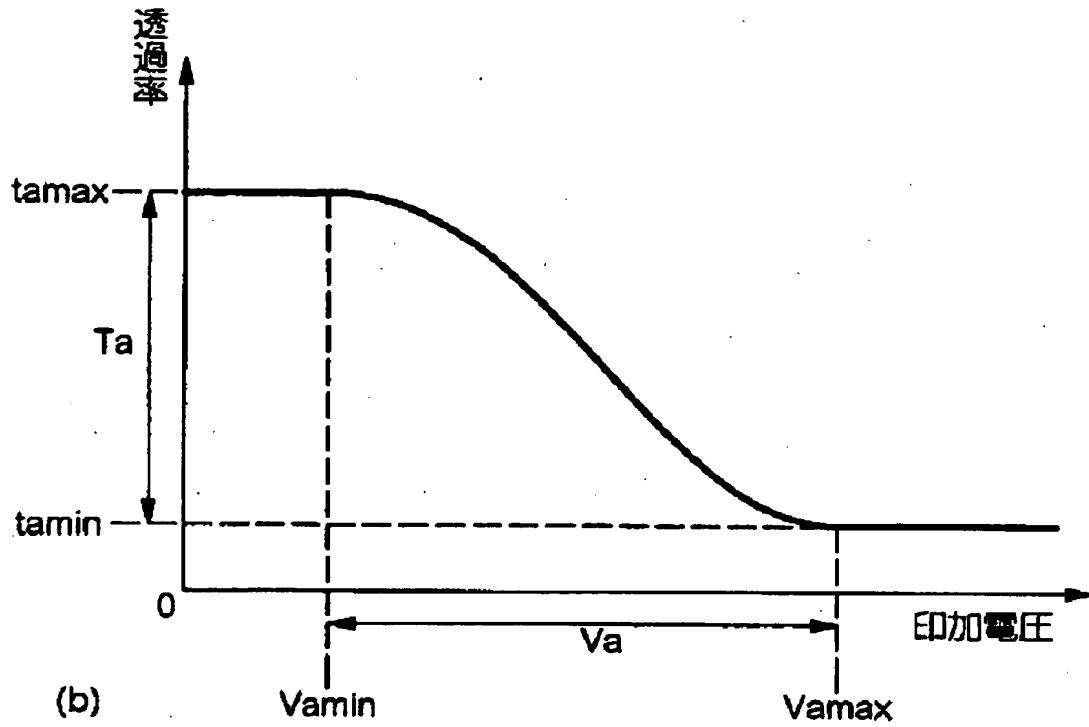
【書類名】 図面

【図 1】

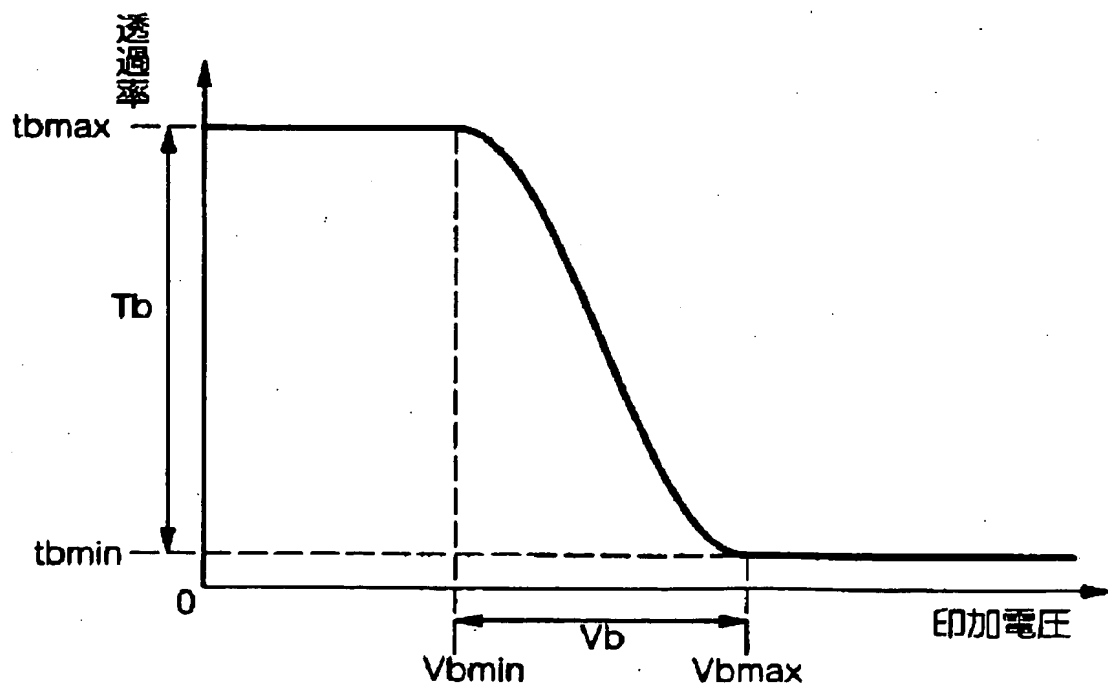


【図 2】

(a)

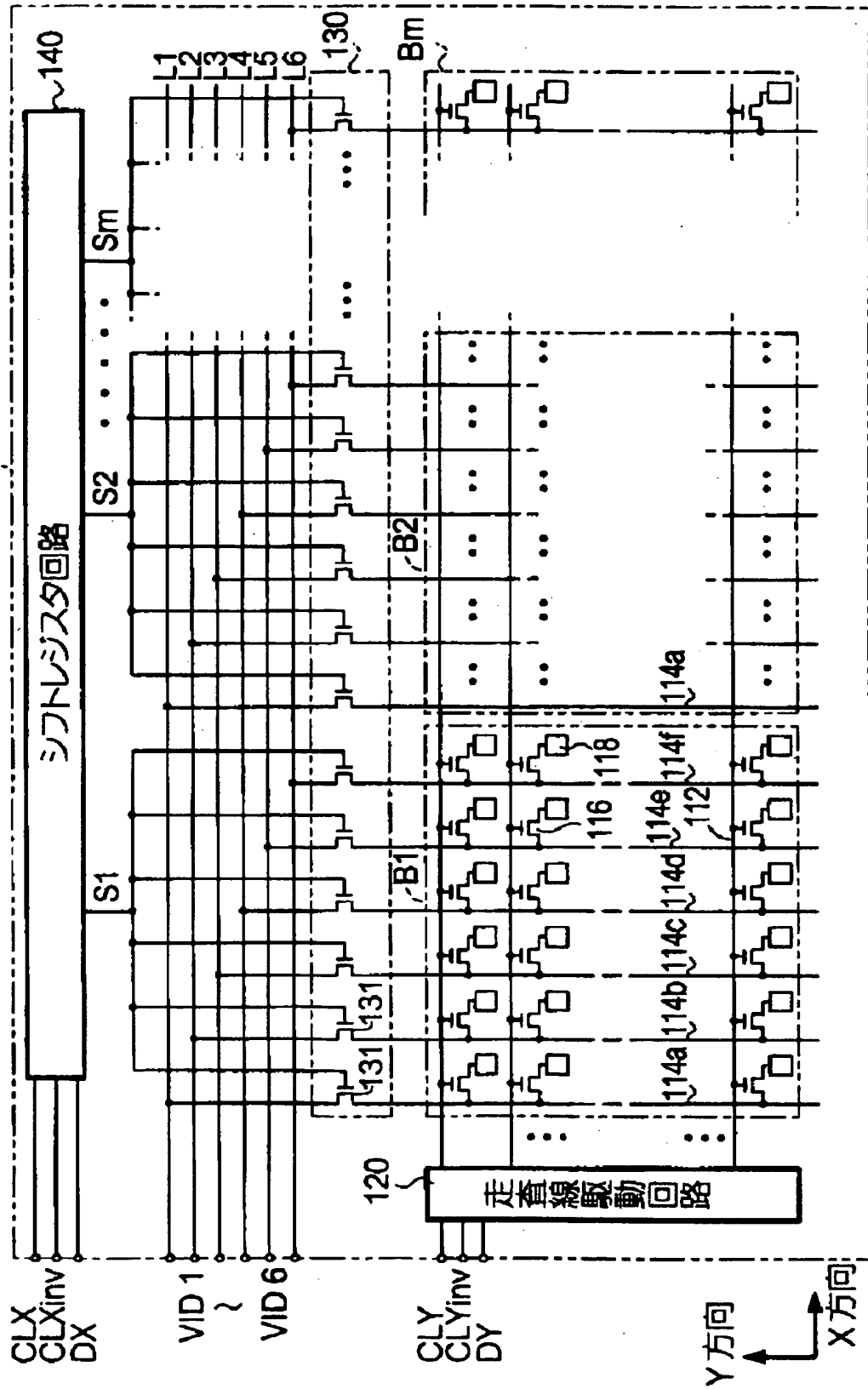


(b)

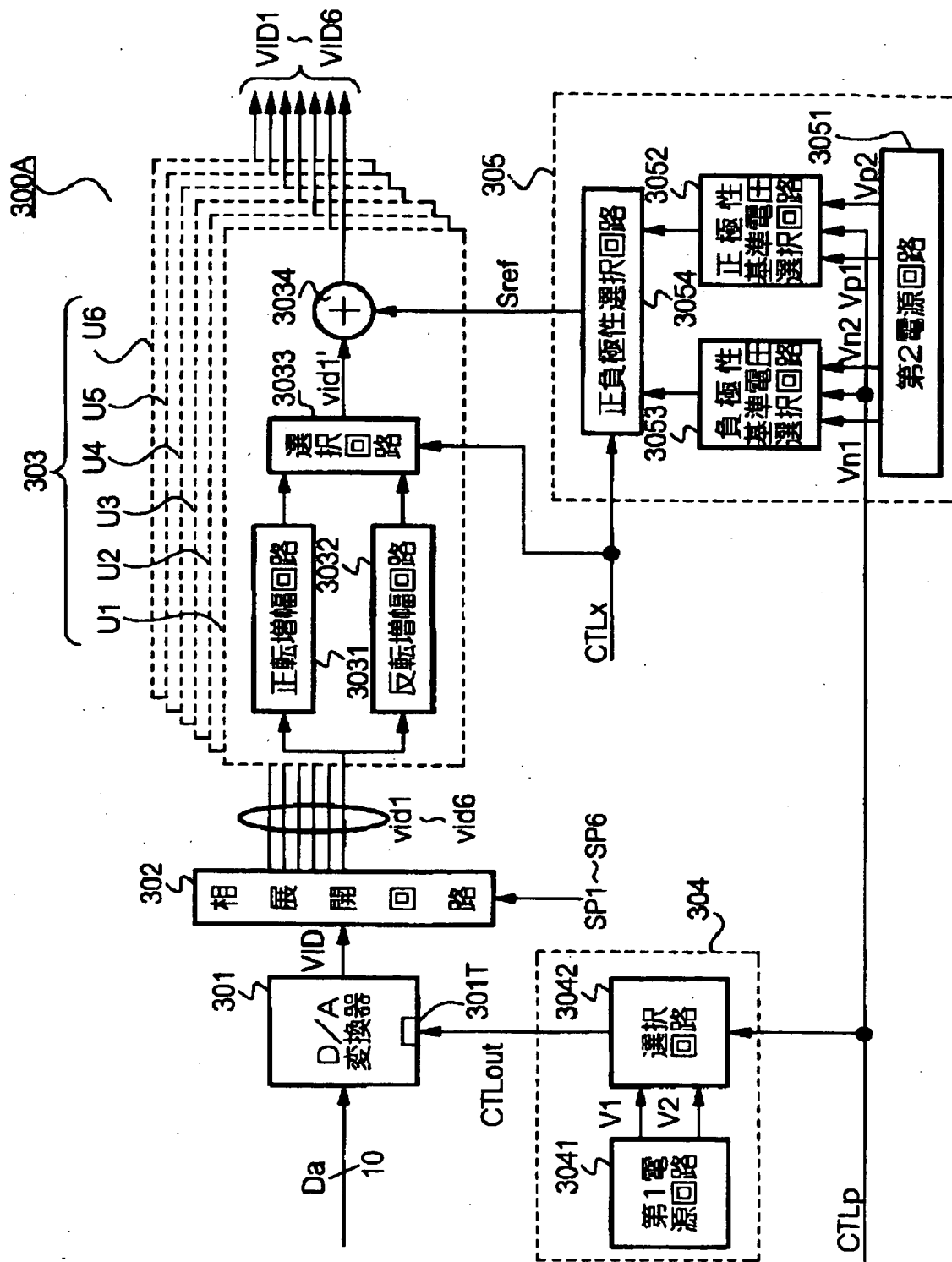


【図 3】

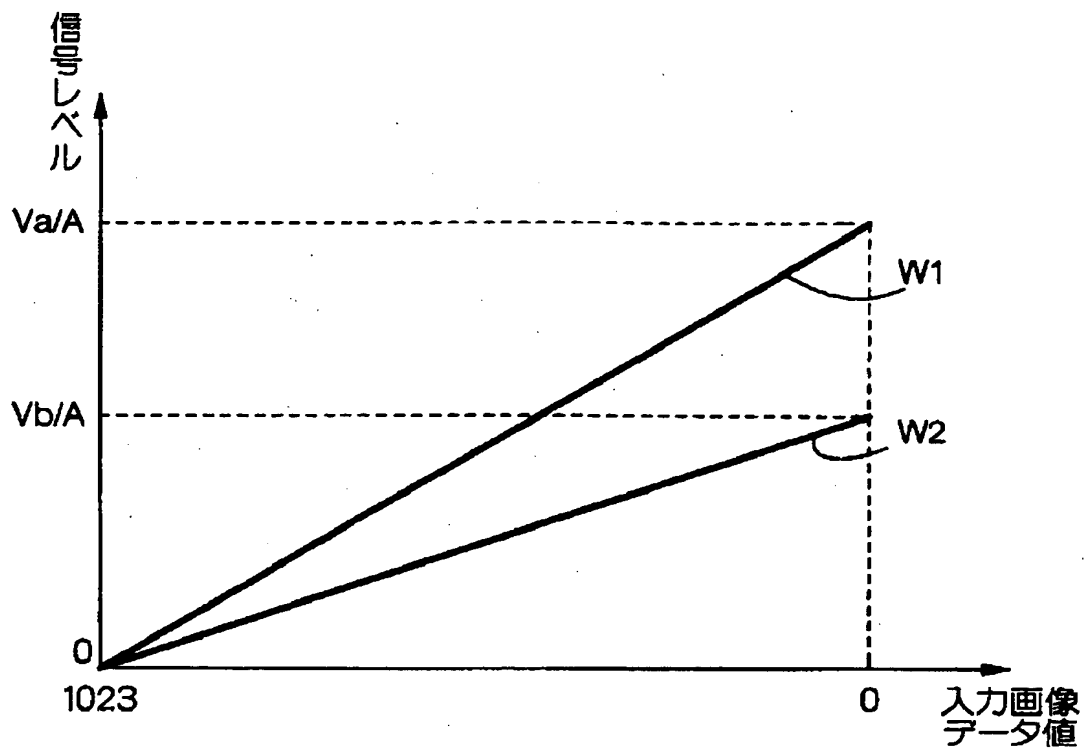
100A:液晶表示パネル



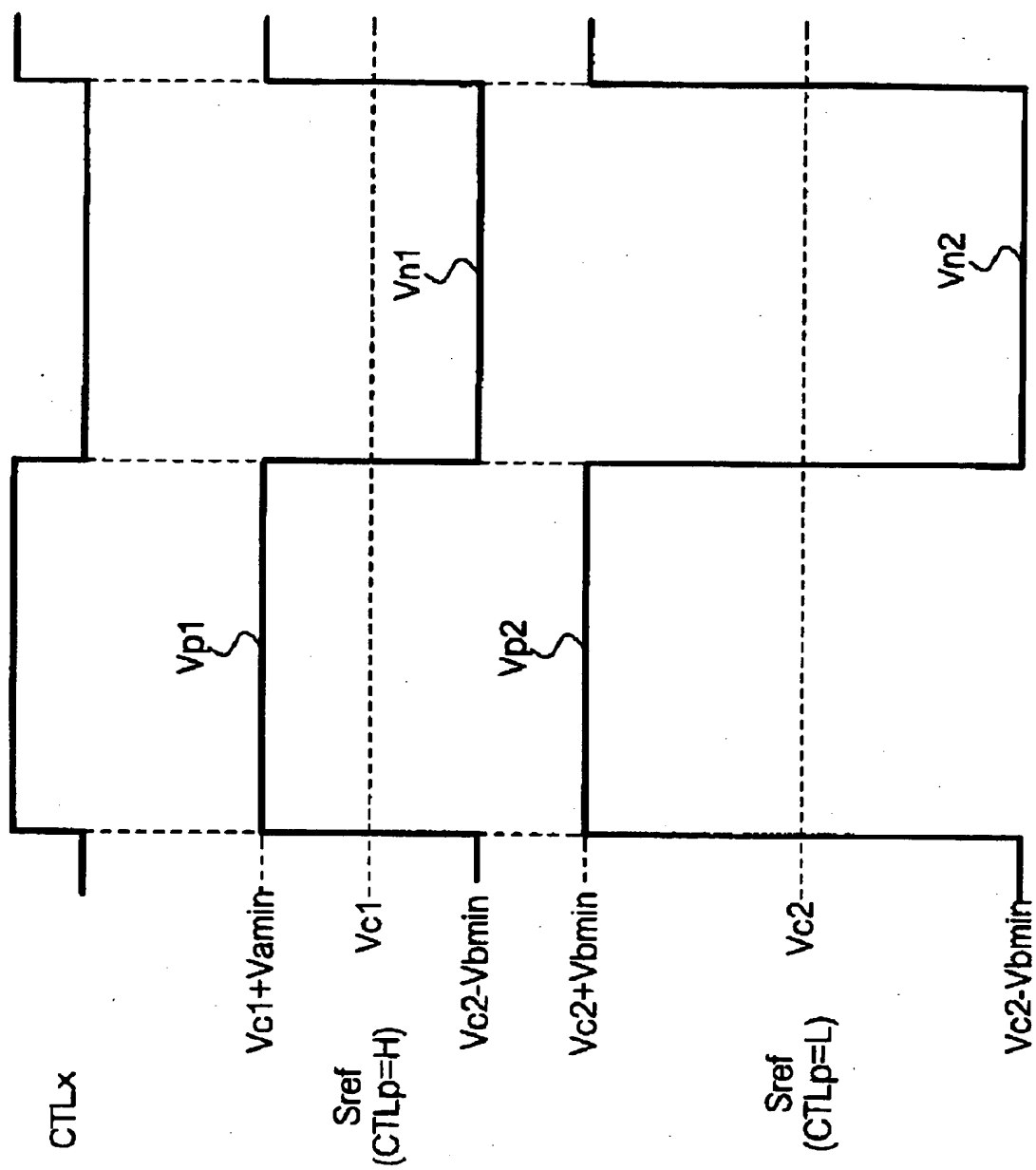
【図4】



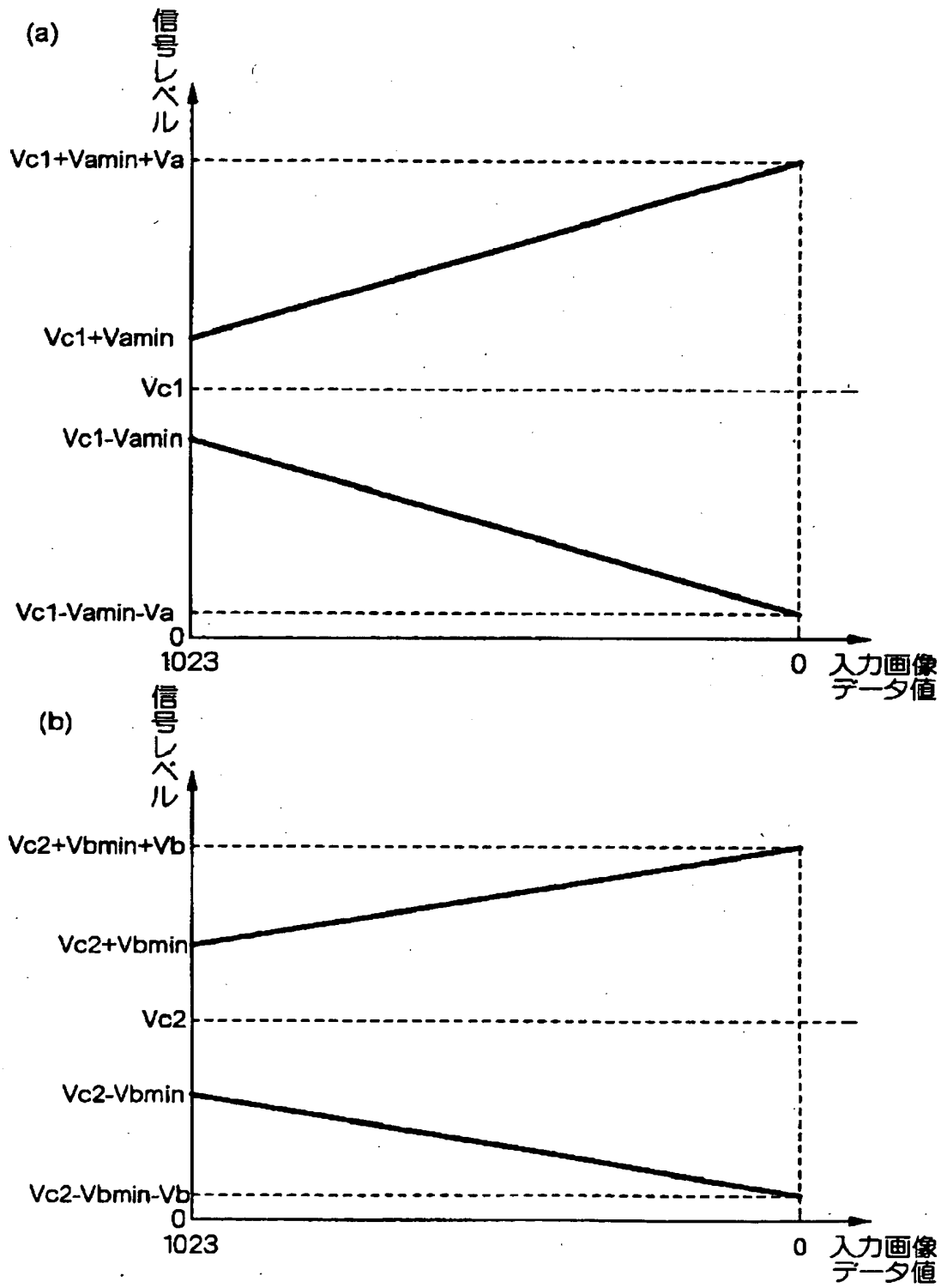
【図 5】



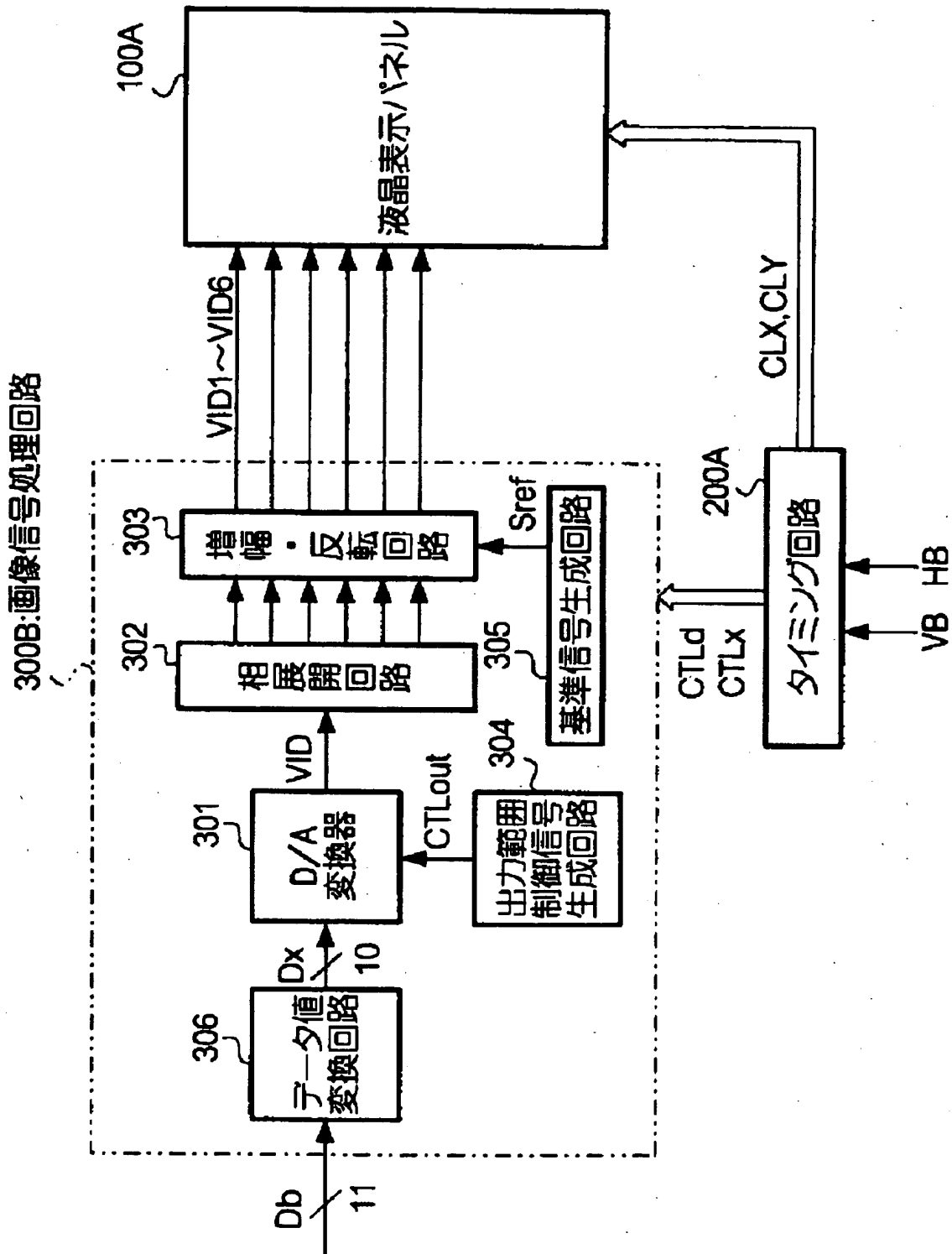
【図 6】



【図 7】



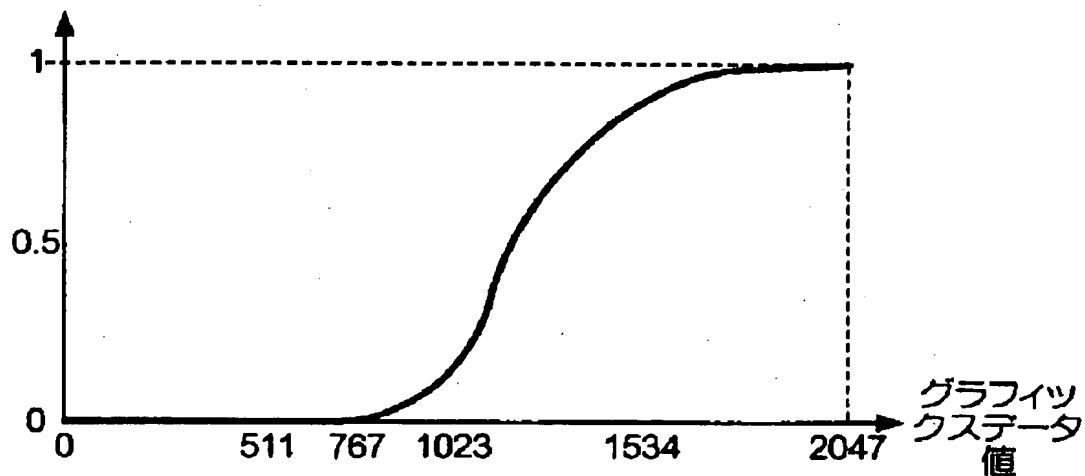
【図 8】



【図 9】

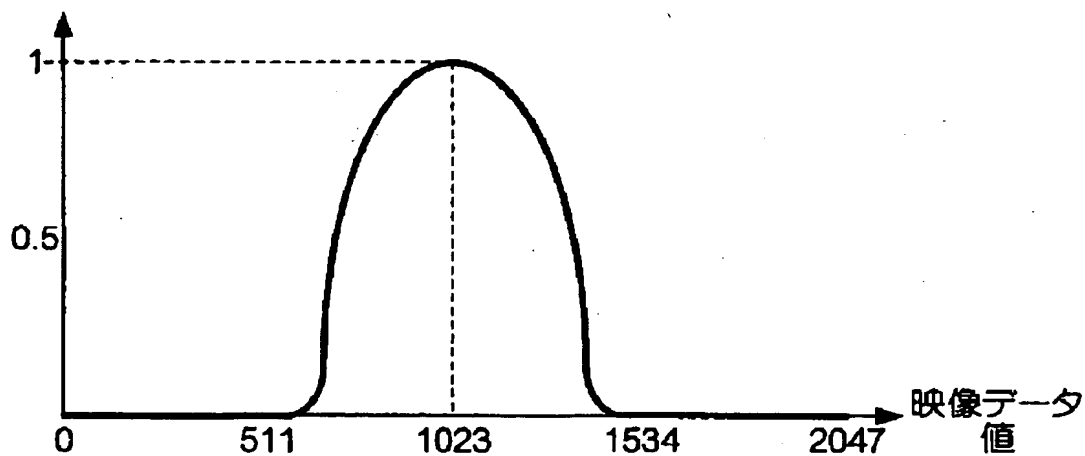
(a)

確率密度

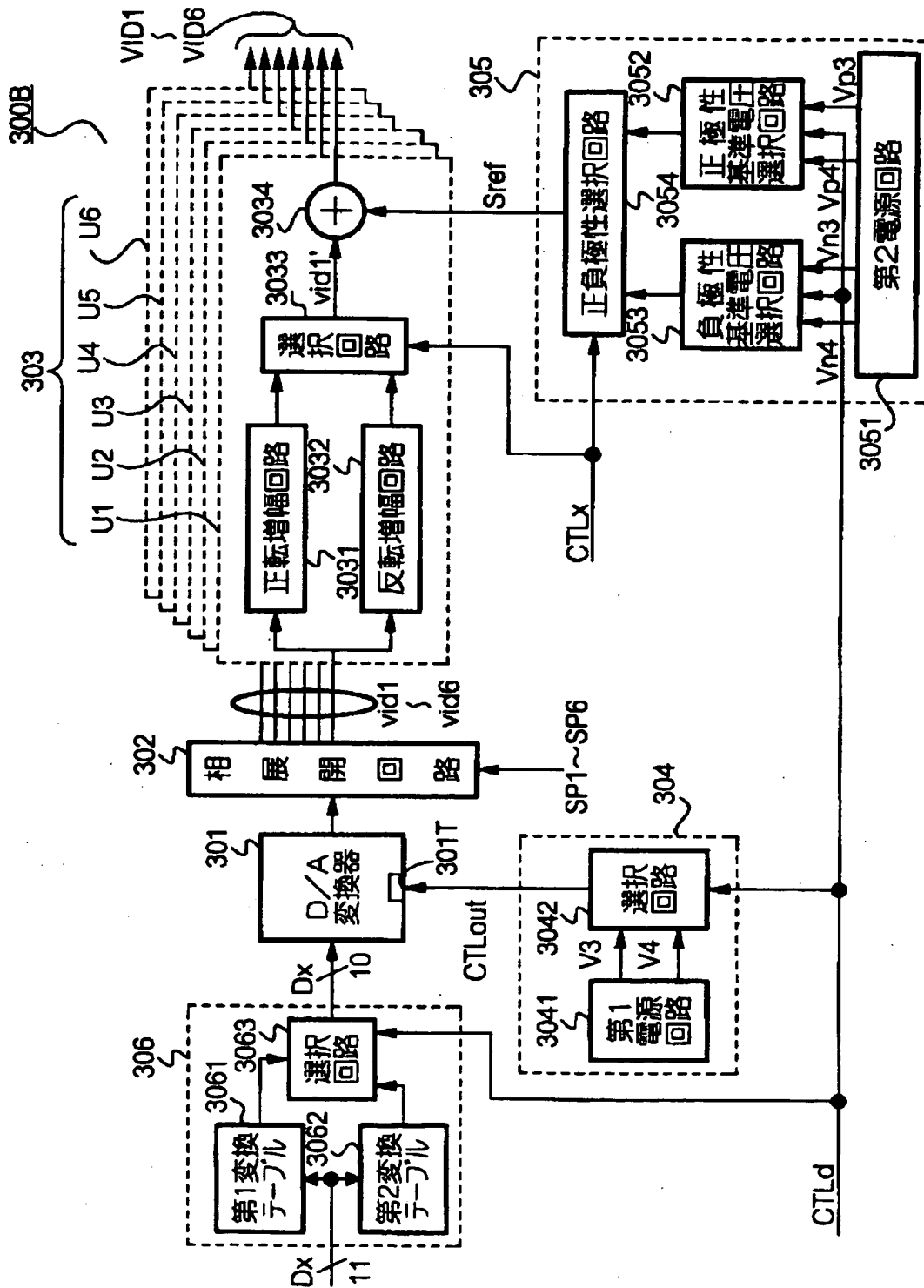


(b)

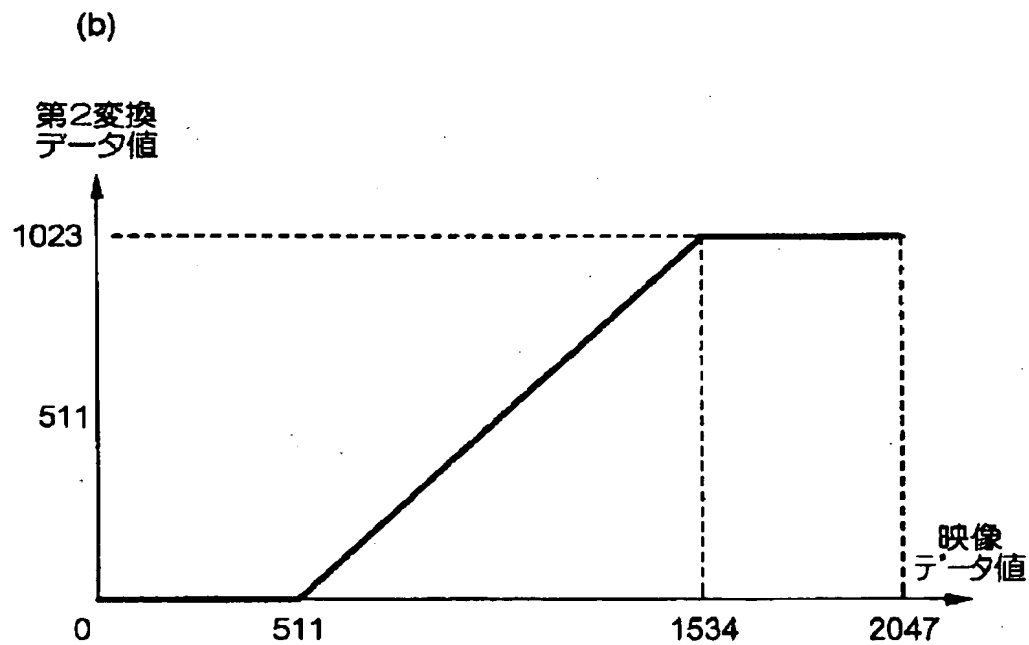
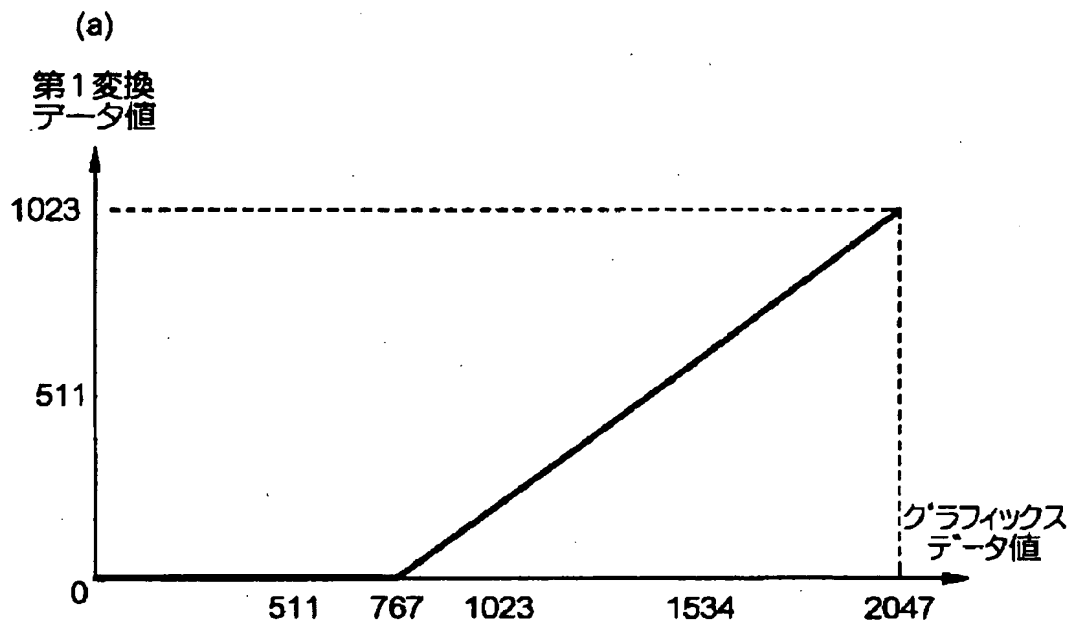
確率密度



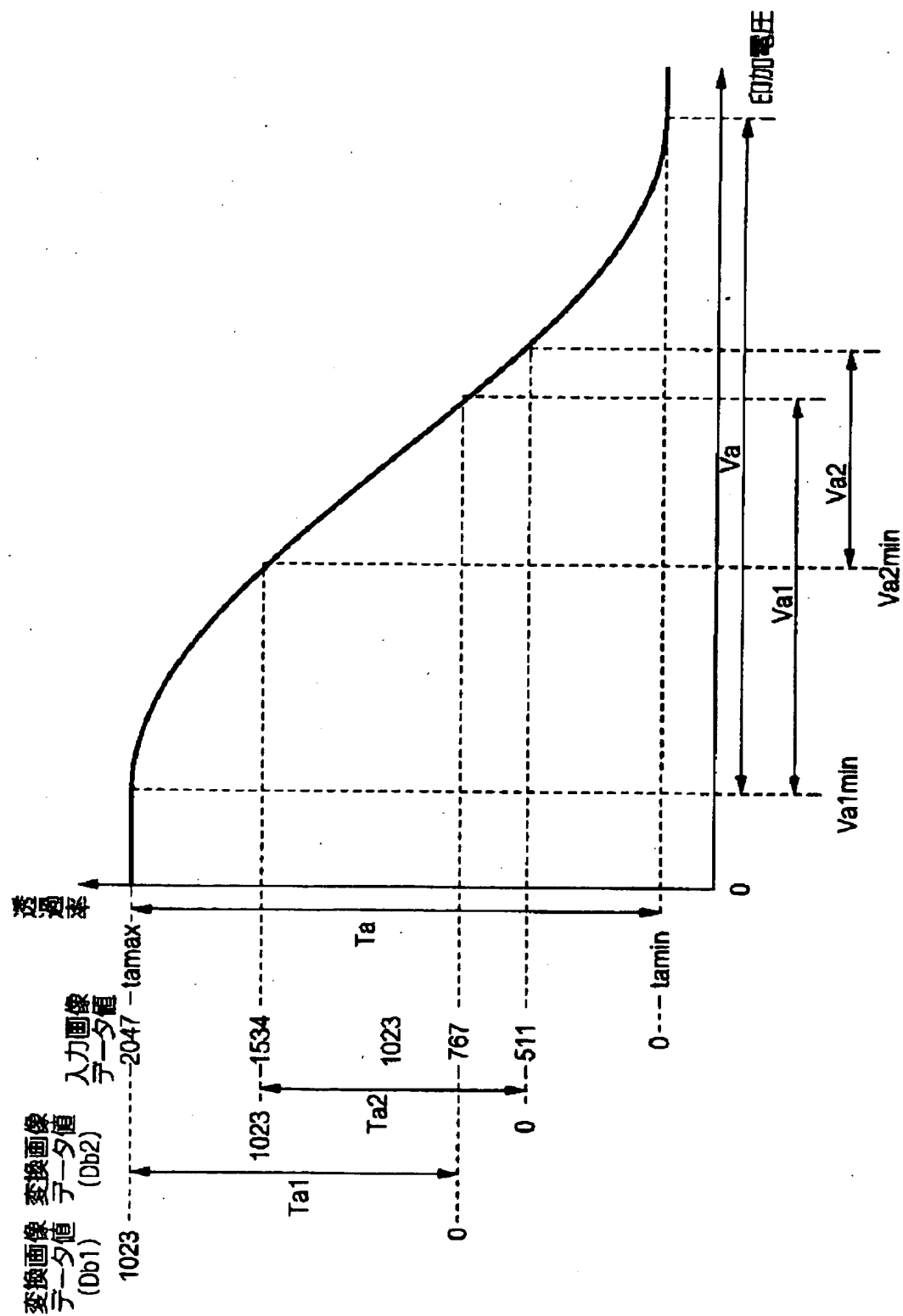
【図10】



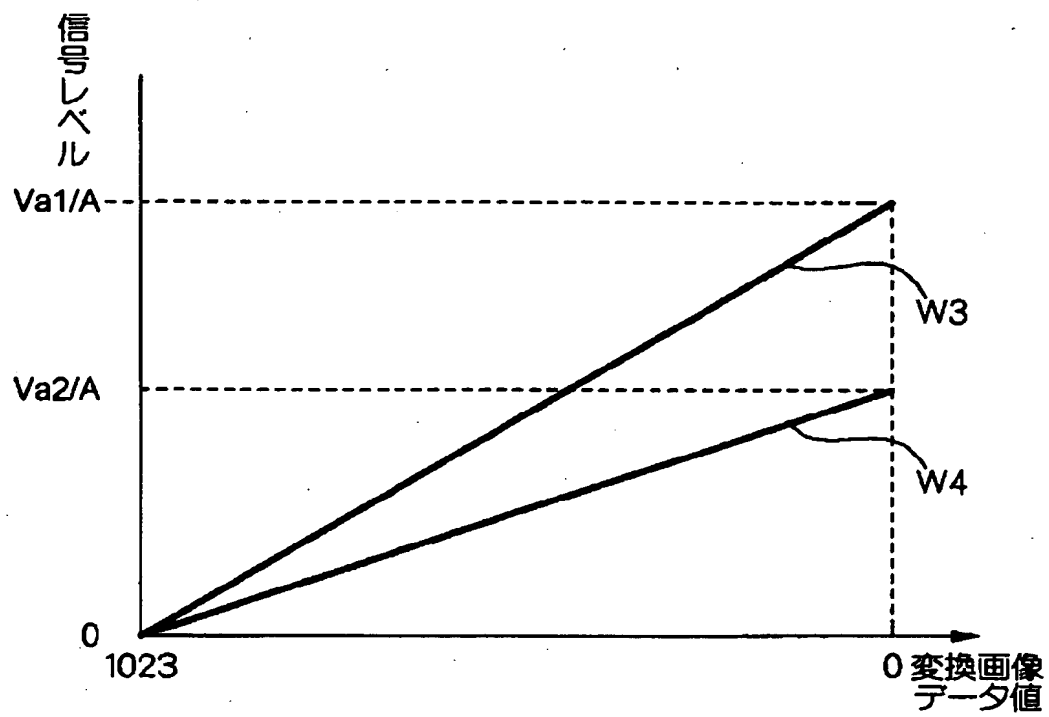
【図 1 1】



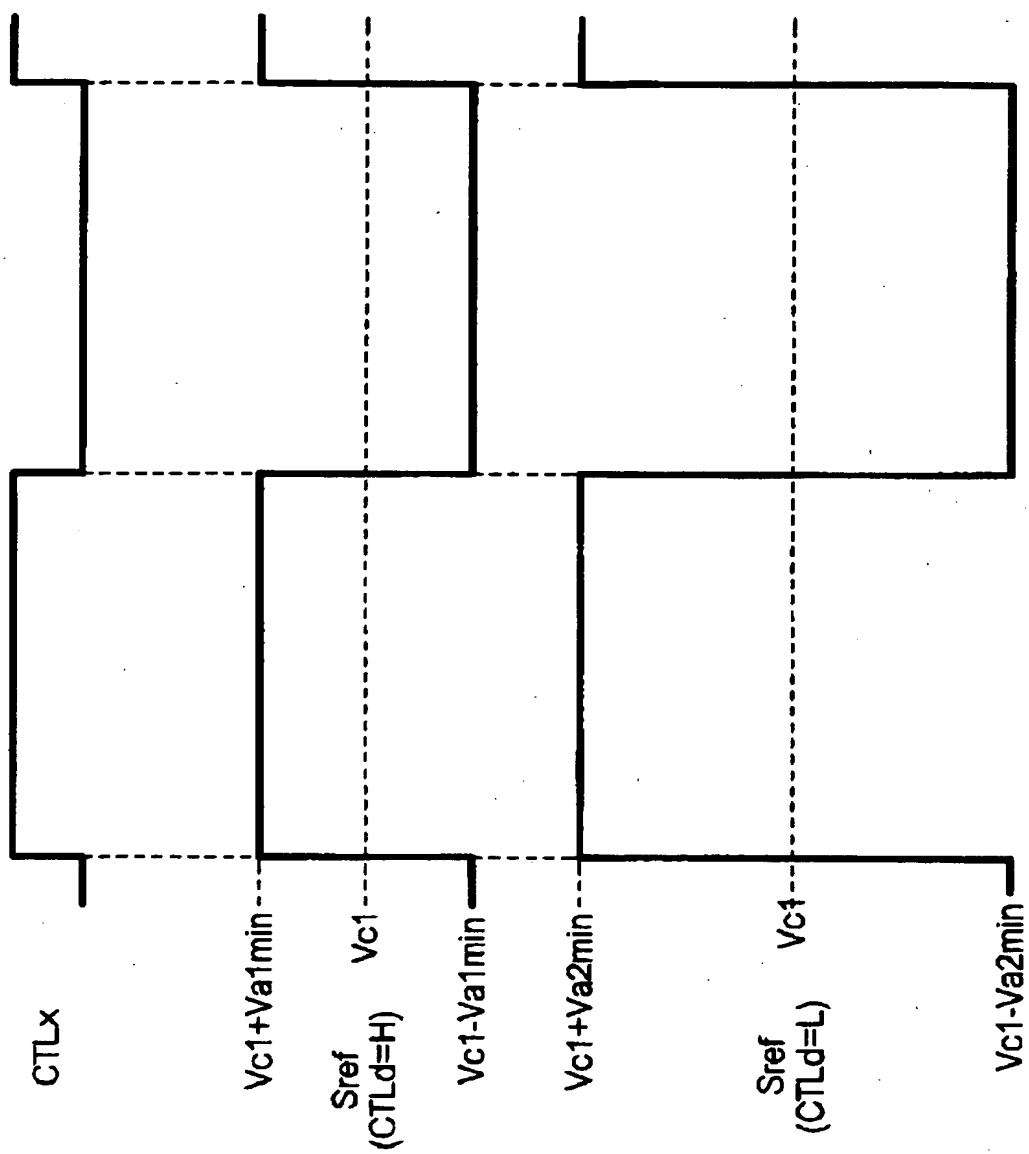
【図12】



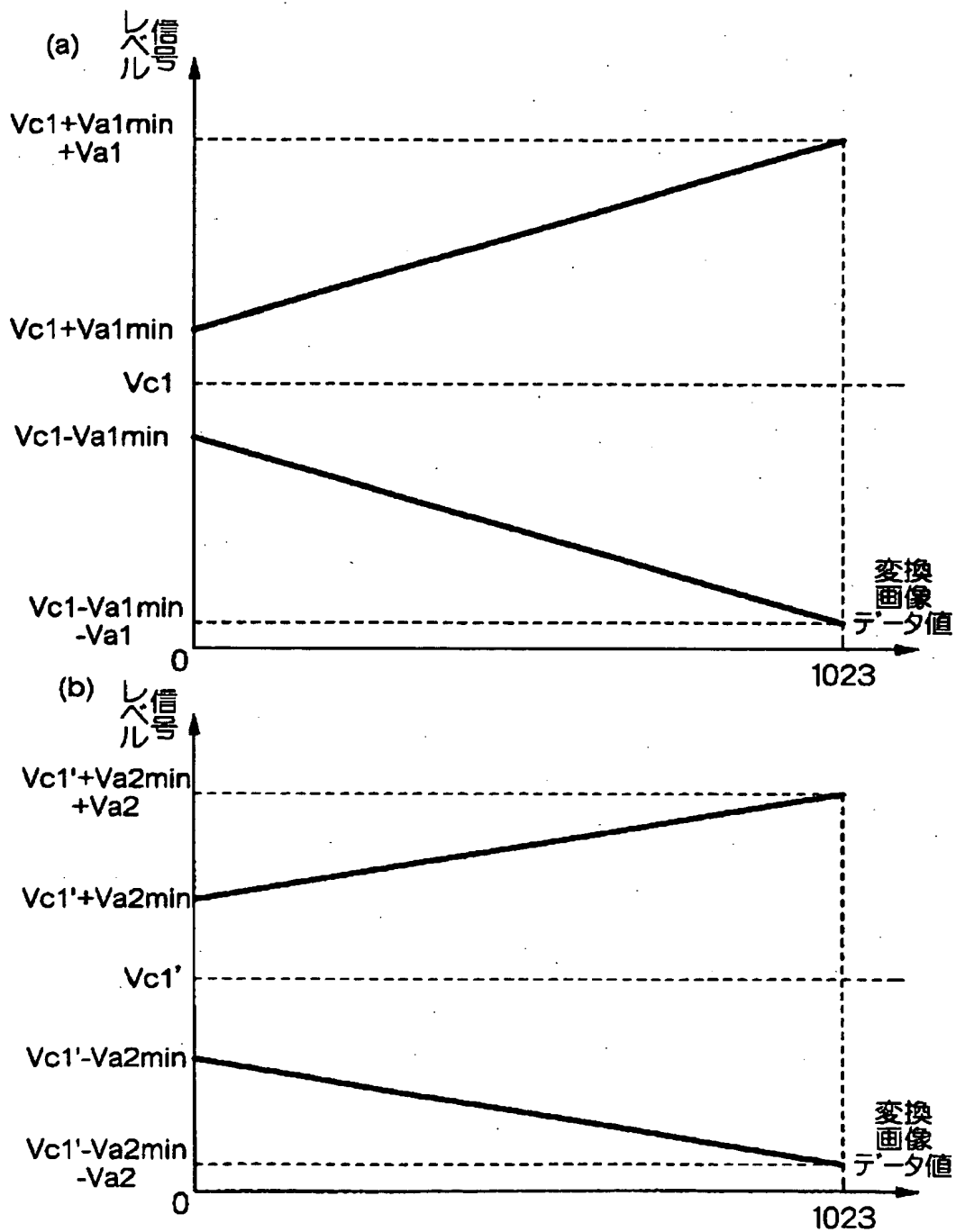
【図 13】



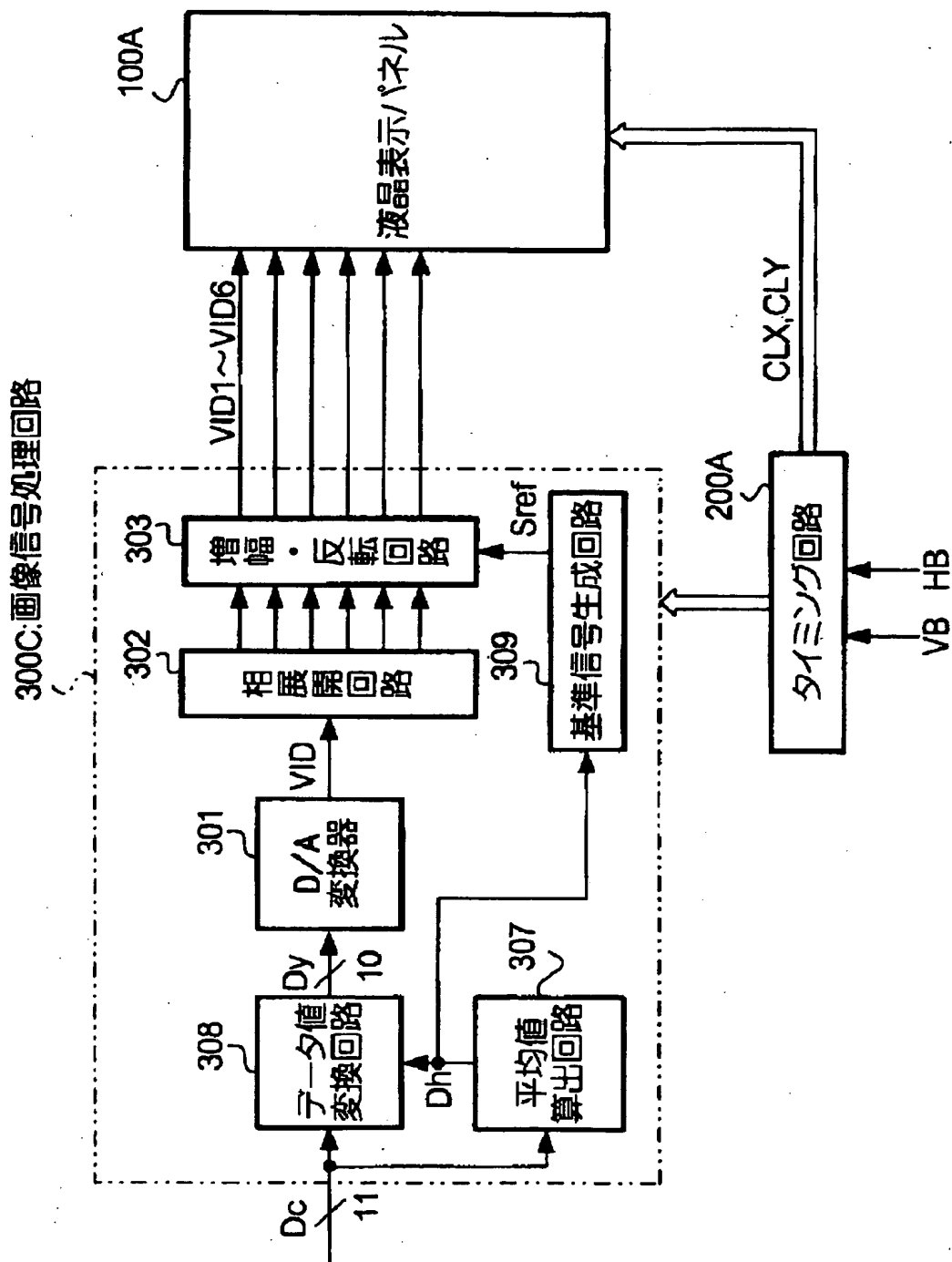
【図 14】



【図 15】

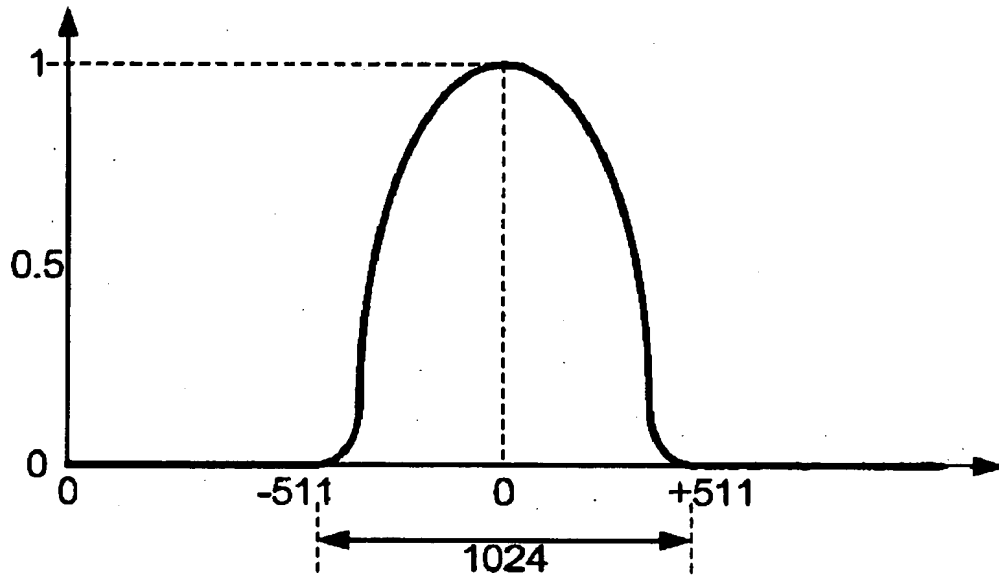


【図16】

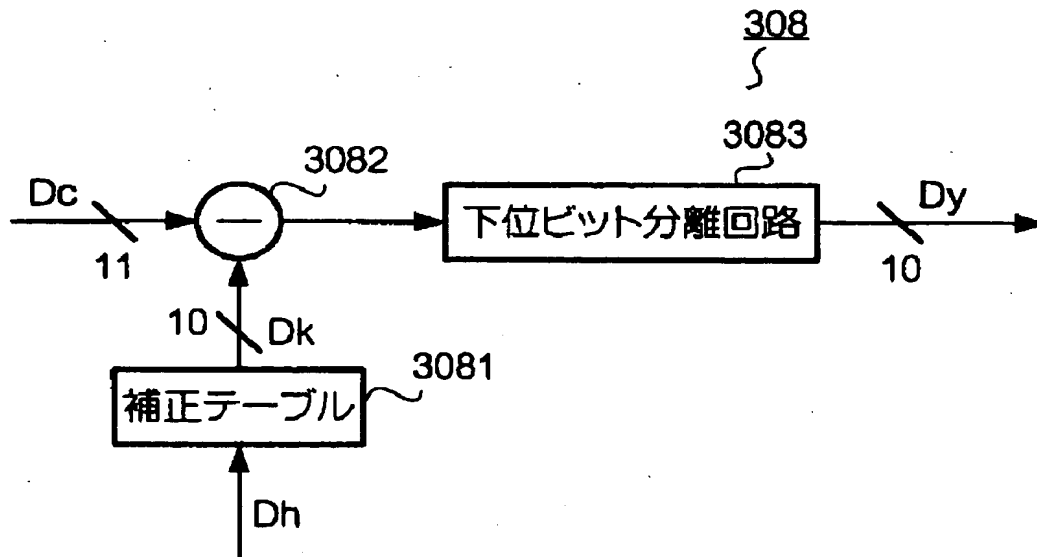


【図17】

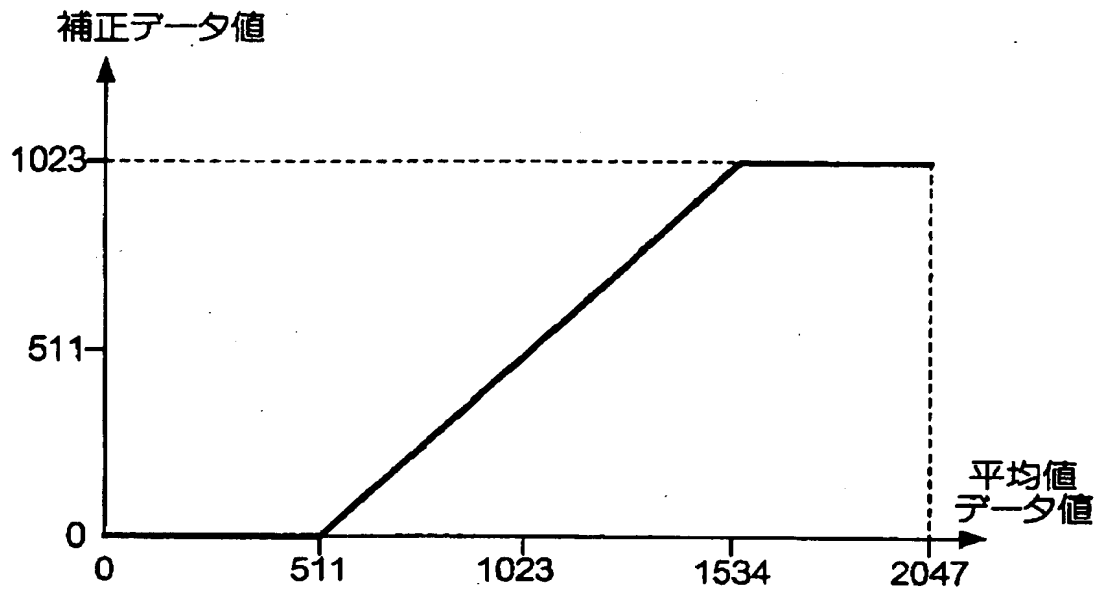
確率密度



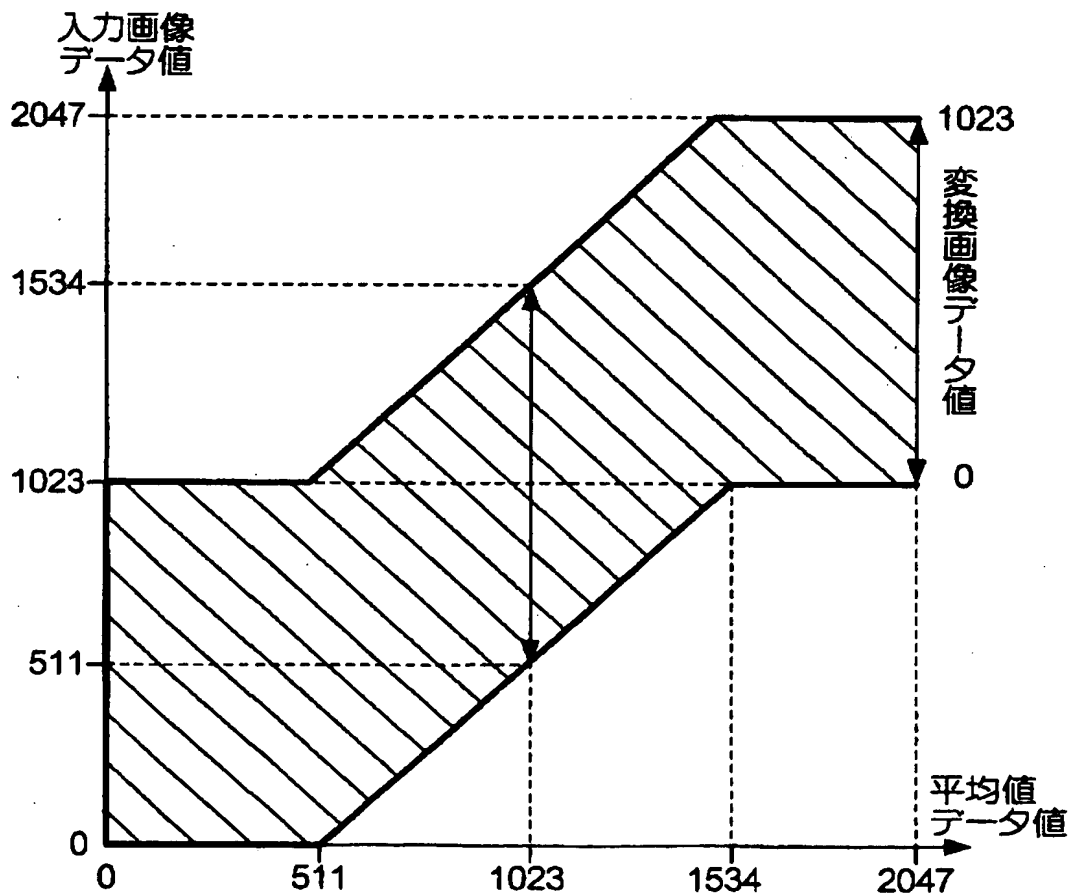
【図18】



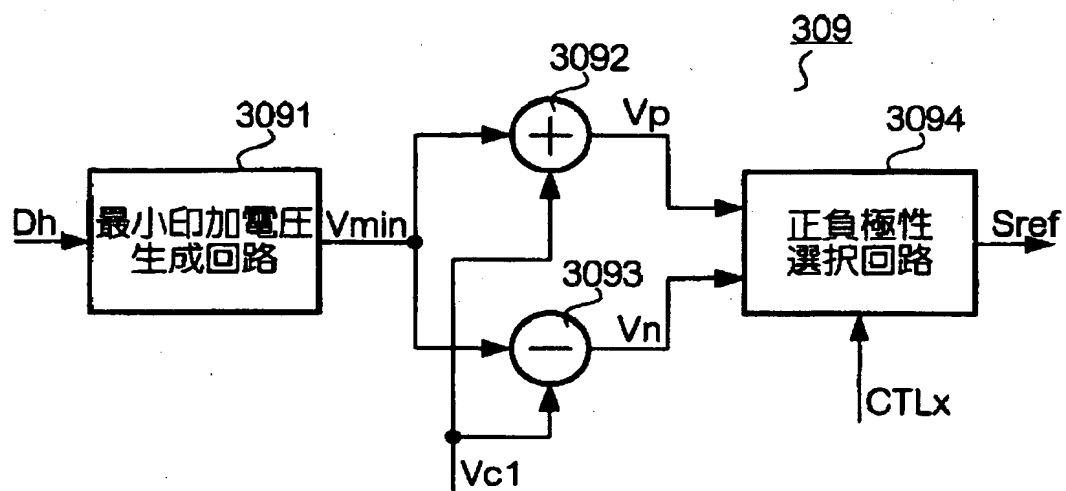
【図 19】



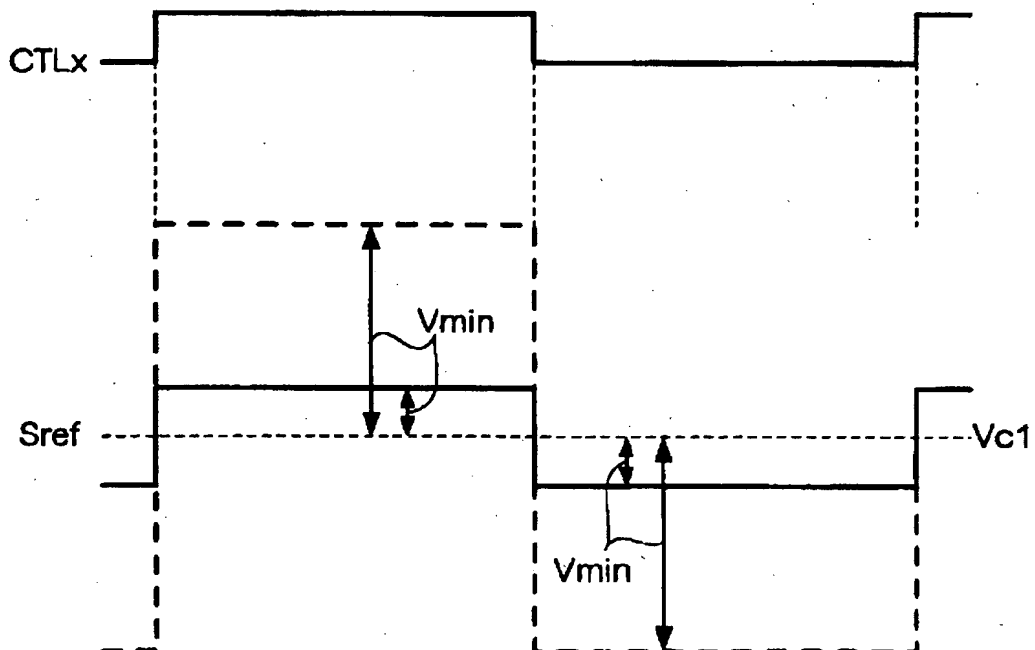
【図 20】



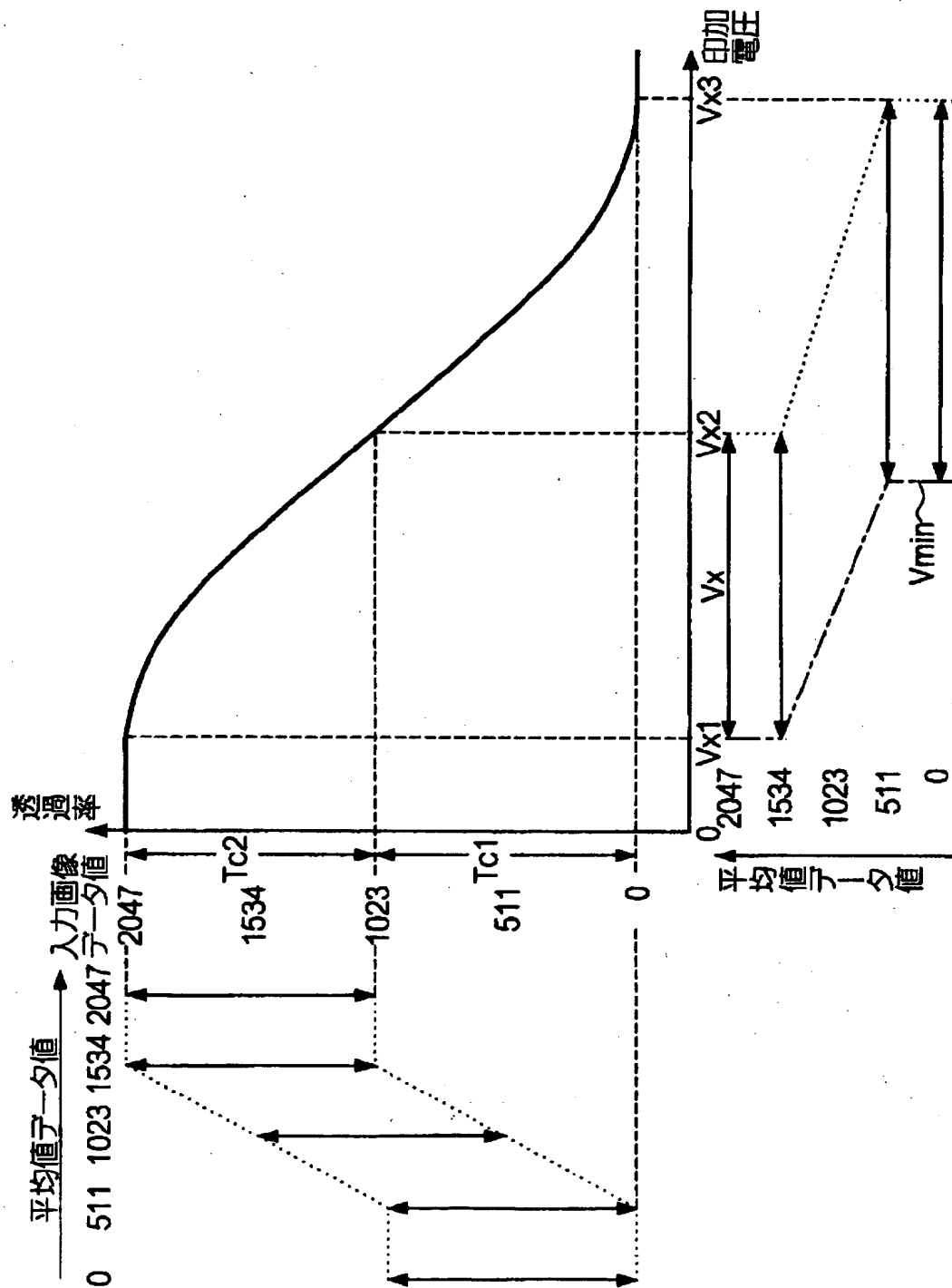
【図 2 1】



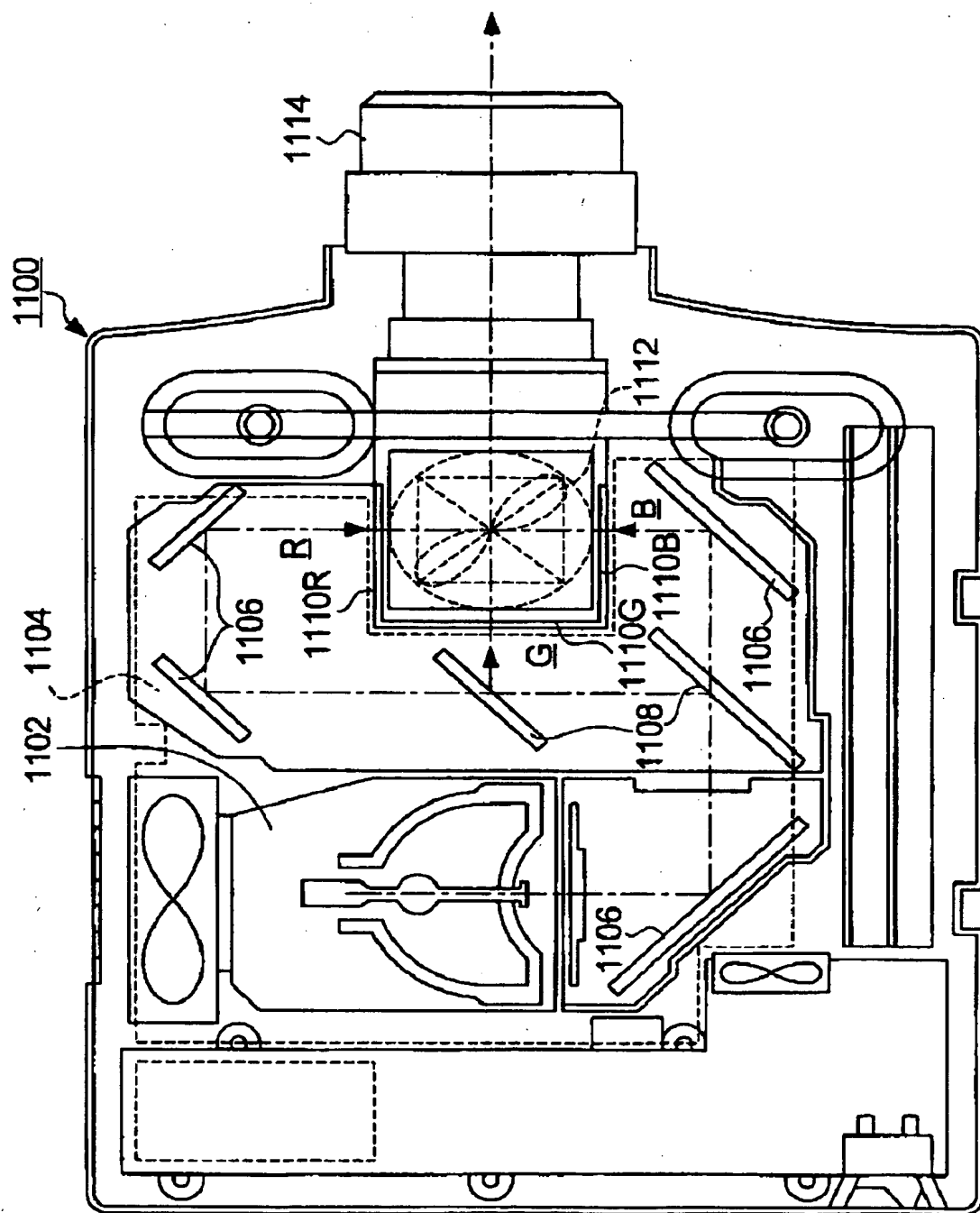
【図 2 2】



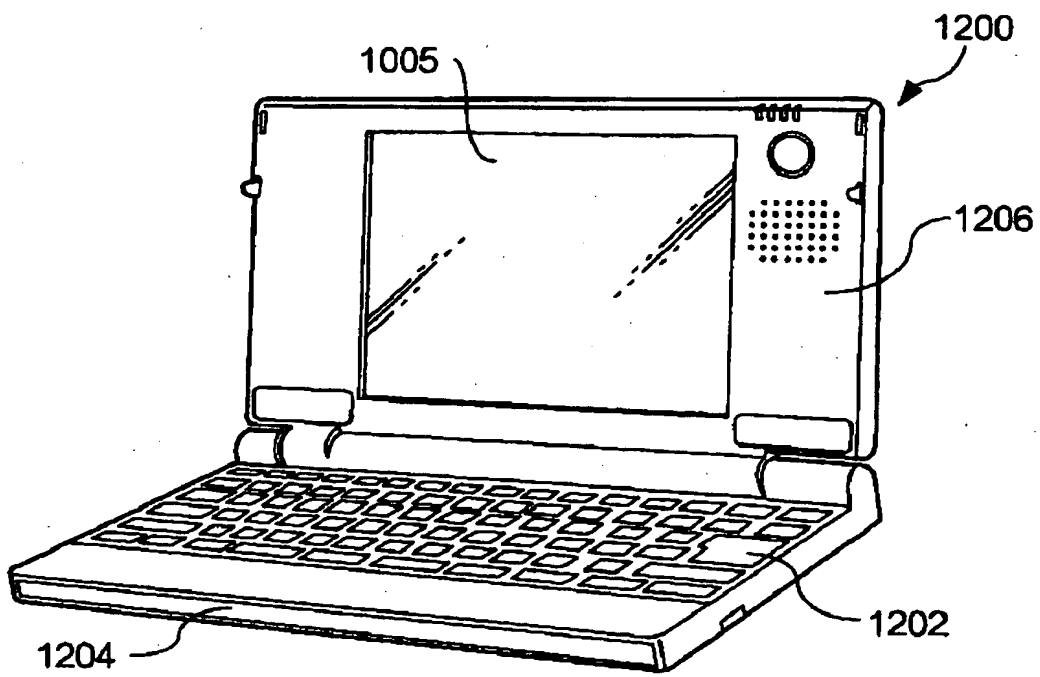
【図23】



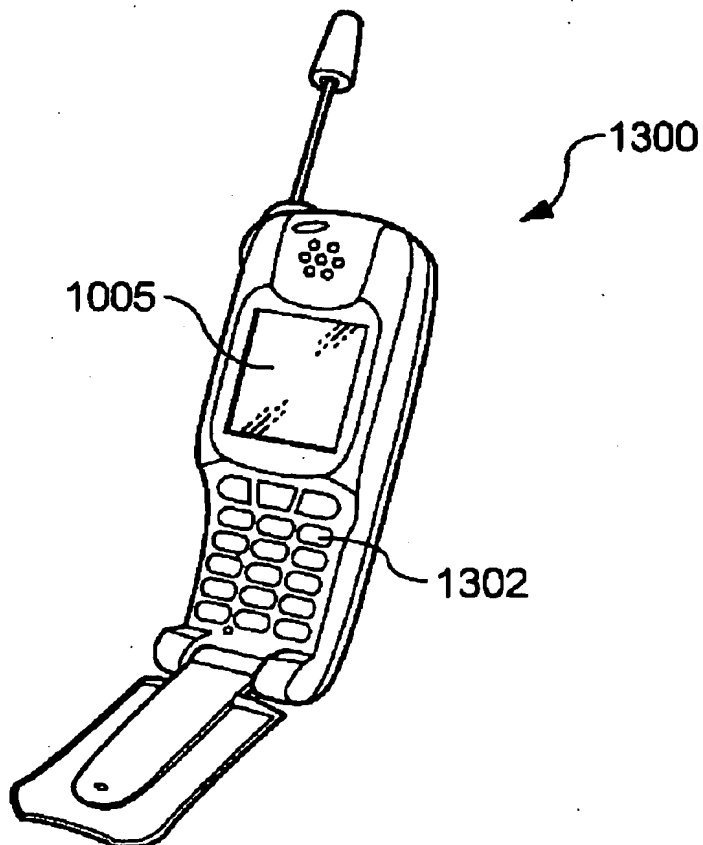
【図 24】



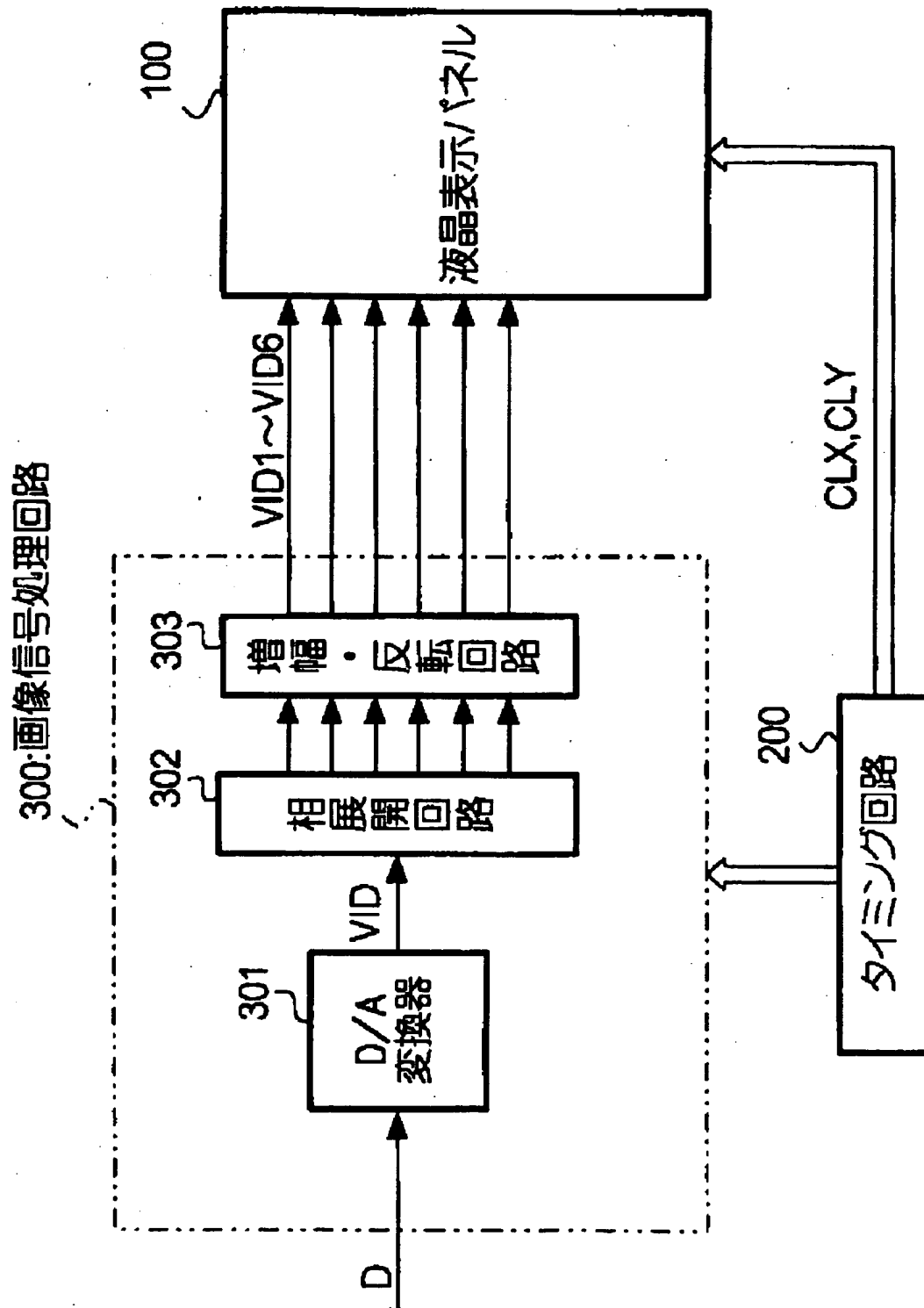
【図 25】



【図 26】

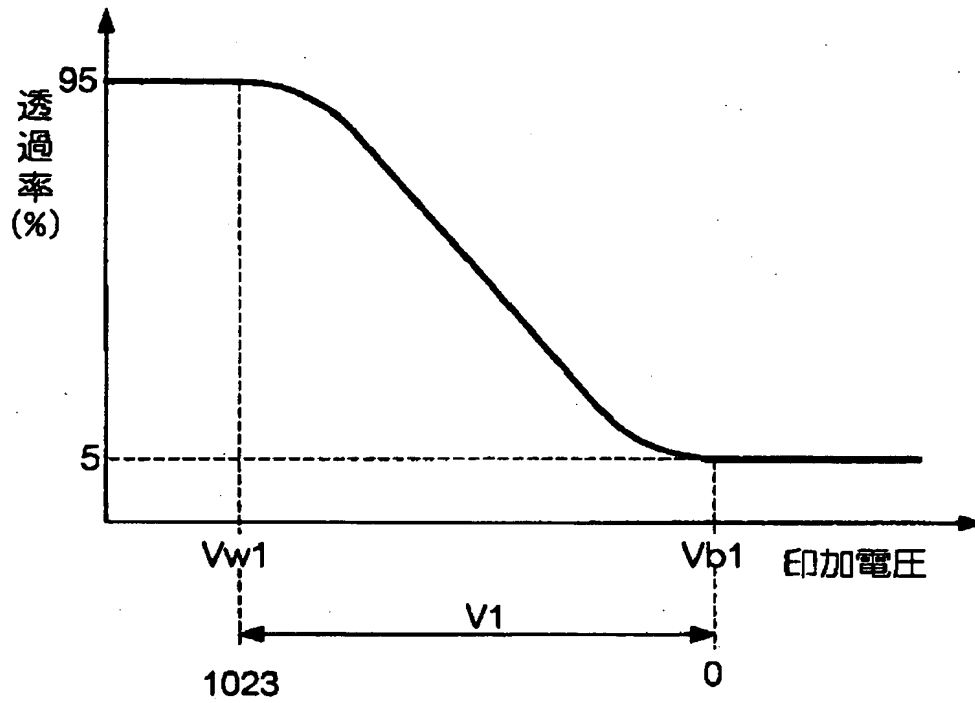


【図27】

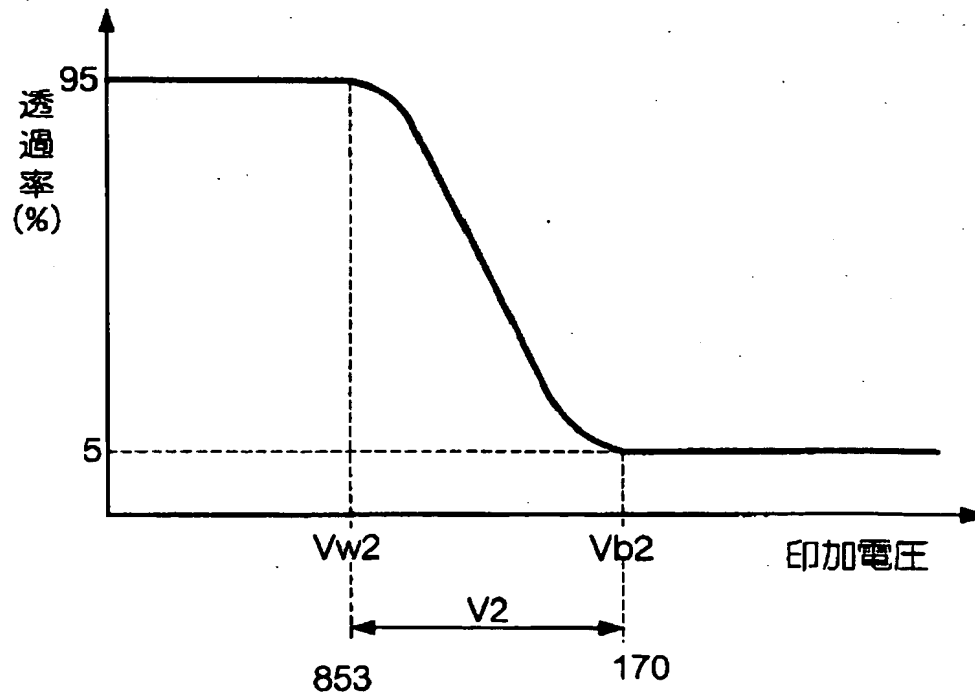


【図 28】

(a)



(b)



【書類名】 要約書

【要約】

【課題】 高精細な画像を表示する。

【解決手段】 D/A変換器301は入力画像データDaをアナログ信号に変換して画像信号VIDを生成するが、その出力範囲は、液晶表示パネル100A、100Bの種別に応じて信号レベルが異なる出力範囲制御信号CTLoutによって制御される。したがって、画像信号VIDの信号レベルの変化範囲をパネル種別に応じて調整することができる。これにより、V-T特性の異なる複数種類の液晶表示パネル100A、100Bと画像信号信号処理回路300Aを組み合わせても、入力画像データDaの各データ値を所望の印加電圧範囲に割り当てることができるから、高精細な画像を表示することが可能となる。

【選択図】 図1

出 願 人 履 歴 情 報

識別番号 [000002369]

1. 変更年月日	1990年 8月20日
[変更理由]	新規登録
住 所	東京都新宿区西新宿2丁目4番1号
氏 名	セイコーエプソン株式会社